

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro(43) Internationales Veröffentlichungsdatum
23. Oktober 2003 (23.10.2003)

PCT

(10) Internationale Veröffentlichungsnummer
WO 03/088347 A2(51) Internationale Patentklassifikation⁷: **H01L 21/50**

STIFTUNG [DE/DE]; 89518 Heidenheim an der Brenz (DE).

(21) Internationales Aktenzeichen: PCT/EP03/03907

(72) Erfinder; und

(22) Internationales Anmeldedatum:
15. April 2003 (15.04.2003)

(75) Erfinder/Anmelder (nur für US): MUND, Dietrich [DE/DE]; Buchenstrasse 9, 84101 Obersüßbach (DE). LEIB, Jürgen [DE/DE]; Philipp-Dirr-Strasse 44, 85354 Freising (DE).

(25) Einreichungssprache: Deutsch

(74) Anwalt: HERDEN, Andreas; Blumbach, Kramer & Partner GbR, Alexandrastrasse 5, 65187 Wiesbaden (DE).

(30) Angaben zur Priorität:

202 05 830.1	15. April 2002 (15.04.2002)	DE
102 22 958.9	23. Mai 2002 (23.05.2002)	DE
102 22 964.3	23. Mai 2002 (23.05.2002)	DE
102 22 609.1	23. Mai 2002 (23.05.2002)	DE
102 52 787.3	13. November 2002 (13.11.2002)	DE
103 01 559.0	16. Januar 2003 (16.01.2003)	DE

(81) Bestimmungsstaaten (national): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NI, NO, NZ, OM, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von AU, DE, GB, IE, IL, IN, JP, KE, KP, KR, NZ, UG, US, ZA): SCHOTT GLAS [DE/DE]; Hattenbergstrasse 10, 55122 Mainz (DE).

(84) Bestimmungsstaaten (regional): ARIPO-Patent (GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches Patent (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches Patent (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), OAPI-Patent (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Veröffentlicht:

— ohne internationalen Recherchenbericht und erneut zu veröffentlichen nach Erhalt des Berichts

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(54) Title: METHOD FOR CONNECTING SUBSTRATES AND COMPOSITE ELEMENT

(54) Bezeichnung: VERFAHREN ZUM VERBINDELN VON SUBSTRATEN UND VERBUNDELEMENT

WO 03/088347 A2

(57) Abstract: The invention relates to a method for connecting substrates comprising electric, semiconductive, mechanical and/or optical components, in addition to a composite element. The method should be substantially material-independent with regard to the substrates to be connected and in addition be suitable for delicate substrates in particular, whilst at the same time exhibiting a high chemical and physical stability and/or creating a hermetic cavity. According to the invention, a raised frame, in particular consisting of an anodically bondable glass is deposited by vaporisation on one of the two substrates, in order to act as a connecting element.

(57) Zusammenfassung: Die Erfindung betrifft ein Verfahren zum Verbinden von Substraten mit elektrischen, halbleitenden, mechanischen und/oder optischen Bauelementen sowie ein Verbundelement. Das Verfahren soll hinsichtlich der zu verbindenden Substrate im Wesentlichen materialunabhängig und insbesondere auch für empfindliche Substrate geeignet sein, dabei eine hohe chemische und physikalische Stabilität aufweisen und/oder eine hermetische Kavität erzeugen. Erfindungsgemäß wird ein erhöhter Rahmen, insbesondere aus anodisch bondbarem Glas auf eines der beiden Substrate aufgedampft, um als Verbindungselement zu dienen.

Verfahren zum Verbinden von Substraten und Verbundelement

Beschreibung

Art der Erfindung

Die Erfindung betrifft ein Verfahren zum Verbinden von Substraten im Allgemeinen und zum Verbinden von Substraten mit elektrischen, halbleitenden, mechanischen und/oder optischen Bauelementen sowie ein Verbundelement im Besonderen.

Hintergrund der Erfindung

Verbindungstechniken finden für eine Vielzahl von technischen Bereichen Anwendung. Beispielhaft sei an dieser Stelle die Gehäusebildung für elektronische Bauelemente genannt, mittels welcher z.B. elektronische Schaltkreise eingeschlossen werden.

So sind Verfahren bekannt, bei denen Bauelemente oder integrierte Schaltungen auf einem Halbleiterchip oder noch im Verbund einer Halbleiterscheibe bzw. Wafers mit einem Gehäuse und mit elektrischen Anschlusskontakten versehen werden. Findet die Montage des Chips bzw. der integrierten Schaltung und die Verbindung der Kontaktgebiete des Chips mit den nach außen geführten Kontakten des Gehäuses noch im Waferverbund

statt, so wird ein solches Montageverfahren im allgemeinen als „Wafer Level Packaging-Verfahren“ bezeichnet. Bekannt ist auch eine Gehäusung von einzelnen Chips oder Dies, sogenanntes „Single-Die-Packaging“.

5

Bei diesen Verfahren werden Bauteile, z.B. mit Epoxiden verklebt. Nachteilig beim Kleben ist jedoch eine geringe chemische Resistenz, schlechte optische Eigenschaften und die Gefahr der Verschmutzung von Bauteilen mit Klebstoff. Ferner unterliegen Klebstellen einem Alterungsprozess, was von einer Abnahme der Verbindungsqualität begleitet wird.

Zu den grundsätzlich bekannten Verbindungstechniken oder -verfahren gehört auch das sogenannte Bonden oder Bonding. 15 Eine besondere Art des Bondens ist das sogenannte anodische Bonden, wobei an einer Grenzfläche unter Wärmebeaufschlagung eine Spannung angelegt und dadurch eine Ladungsträgerdiffusion forciert wird.

20 Wenngleich Bonding-Verfahren gegenüber epoxidischem Kleben eine Reihe von Vorteilen aufweisen, sind sie in ihrer Anwendung sehr beschränkt und daher unflexibel.

Nachteiliger Weise ist z.B. das anodische Bonden auf eine 25 sehr eng begrenzte Anzahl von Materialien beschränkt, da die Ladungsträger in dem Material bereitgestellt werden müssen. So erfordert das anodische Bonden typischerweise z.B. alkali-haltige Materialien. Somit scheidet anodisches Bonden für eine Vielzahl von Anwendungen aus. Ähnliches gilt auch für 30 andere Bonding-Verfahren.

Darüber hinaus tragen Bonding-Verfahren nicht auf, so dass sie sich bislang lediglich für planparallele Verbindungen eignen. Auch dies beschränkt den Anwendungsbereich erheblich.

Jedenfalls besteht nach wie vor ein großer Bedarf an
vielseitigen und verbesserten Verbindungsverfahren.

5

Allgemeine Beschreibung der Erfindung

Die Erfindung hat sich daher die Aufgabe gestellt, ein
Verbindungsverfahren bereit zu stellen, welches kostengünstig
10 und vielseitig einsetzbar ist, insbesondere schnell und
effizient arbeitet.

Eine weitere Aufgabe der Erfindung ist es, ein
Verbindungsverfahren bereit zu stellen, welches hinsichtlich
15 der zu verbindenden Bauelemente oder Substrate im
Wesentlichen materialunabhängig und insbesondere auch für
empfindliche Substrate geeignet ist.

Noch eine Aufgabe der Erfindung ist es, ein
20 Verbindungsverfahren bereit zu stellen, welches eine hohe
chemische und/oder physikalische Stabilität der Verbindung
aufweist und eine dauerhaft dichte Verbindung gewährleistet.

Noch eine weitere Aufgabe der Erfindung ist es, ein
25 Verbindungsverfahren bereit zu stellen, welches die Erzeugung
von Hohlräumen oder Kavitäten gestattet.

Noch eine Aufgabe der Erfindung ist es, ein
Verbindungsverfahren bereit zu stellen, welches nicht
30 lediglich für elektrische und elektronische Bauelemente,
sondern auch für optische, elektro-optische, elektro-
mechanische und/oder opto-elektro-mechanische Systeme
geeignet ist.

Die Aufgabe der Erfindung wird in überraschend einfacher Weise bereits durch den Gegenstand der unabhängigen Ansprüche gelöst. Vorteilhafte Weiterbildungen der Erfindung sind in den Unteransprüchen definiert.

5

Erfindungsgemäß wird ein Verfahren zum Verbinden von zumindest zwei Substraten, insbesondere mit elektrischen, halbleitenden, mechanischen und/oder optischen Bauelementen vorgeschlagen.

10

Die Substrate sind vorzugsweise aus einem Material oder Materialverbünden, welches bzw. welche Glas, Keramik oder Halbleitermaterialien, insbesondere Silizium, III-V wie GaAs bzw. GaAl_xAs_{1-x} (VCSELs), II-VI InP (LEDs), aber auch andere 15 organische oder anorganische Materialien wie z.B. Metalle, z.B. Kovar umfasst.

15

Insbesondere wird nach dem Bereitstellen eines ersten Substrats ein Verbindungselement mittels einer Strukturierung 20 auf einer ersten Oberfläche des ersten Substrats erzeugt oder auf die erste Oberfläche des ersten Substrats aufgebracht. Das zweite Substrat kann ebenfalls strukturiert oder unstrukturiert sein.

25

Anschließend werden nach einem Bereitstellen eines zweiten Substrats das erste und zweite Substrat mittels des Verbindungselements verbunden. Insbesondere wird eine Oberfläche des zweiten Substrats mit einer Oberfläche des Verbindungselements temporär, z.B. als Schutz für weitere 30 Bearbeitungsschritte oder dauerhaft verbunden. Auf diese Weise lässt sich in sehr einfacher Weise ein Verbundelement, z.B. ein hermetisch gekapselter oder gehäuster Chip oder „Die“ in „Single-Die-Technik“ oder im Waferverbund, sogenanntes „Wafer-Level-Packaging“ herstellen.

Beim „Wafer Level Packaging“ sind das erste und zweite Substrat durch einen ersten bzw. zweiten Wafer realisiert. Auf der ersten Oberfläche des ersten Wafers wird um jeden Halbleiterbereich oder späteren Chip ein Rahmen aufgedampft, so dass eine Vielzahl von lateral benachbarten und/oder lateral beabstandeten Rahmen erzeugt werden. Nach dem Verbinden der beiden Wafer zu einem Waferverbund wird dieser zwischen den Rahmen in einzelne Chips zerteilt, insbesondere zersägt. Vorteilhafter Weise werden somit eine Vielzahl von Chips in einem Arbeitsschritt gleichzeitig gehäust.

Die Gehäusung eignet sich besonders für elektronische Bauelemente, insbesondere für Halbleiter, optische und/oder mikromechanische Systeme.

Die Anwendungsgebiete sind höchst vielfältig, so eignet sich das erfindungsgemäße Verfahren insbesondere zum Kapseln von mikro-elektromechanischen (MEMS), mikro-optischen (MOMS), mikro-elektrisch-optischen System (MOEMS) oder konventionellen Halbleiterbereichen oder -elementen auf einem der beiden zu verbindenden Substrate. Das Verbindungselement bildet bei dieser Anwendung z.B. einen, gegebenenfalls temporären, Anschlag für mikromechanische Bauelemente wie z.B. Mikroschalter oder Mikrospiegel.

Das Verbindungselement ist vorzugsweise ein Rahmen oder Bondrahmen, welcher auf der ersten Oberfläche eines der beiden Substrate abgeschieden wird und sich beim Abscheiden mit dem ersten Substrat dauerhaft und fest verbindet. Der Rahmen ist um seine Schichtdicke gegenüber der ersten Oberfläche des Substrats erhaben und stellt eine geeignete Bondfläche zur Verfügung.

Der Rahmen stellt dabei vollständig oder zumindest teilweise die Bondfläche zu einem oder mehreren weiteren Substraten bereit, insbesondere wenn der Rahmen mittels eines mehrstufigen Strukturierungsverfahrens aufgebracht wird.

5

Als besonders vorteilhaft hat es sich erwiesen, einen Rahmen aus einem binären Stoffsysteem, insbesondere Glas oder aus einem glasartigen Material auf die erste Oberfläche abzuscheiden oder aufzudampfen. Als Glas wird insbesondere

10 ein silikatisches oder borosilikatisches Glas, z.B. das Aufdampfglas 8329 und/oder G018-189 der Firma SCHOTT Glas verwendet. Ein Vorteil dieser Aufdampf- oder
15 Beschichtungsverfahren ist das Aufbringen der isolierenden Glasschicht bei Raumtemperatur bis etwa 150°C, so dass keinerlei Schädigung oder Oxidation der Substratoberfläche auch bei Metallsubstraten zu erwarten ist. Diesbezüglich wird auch auf die Anmeldungen

DE 202 05 830.1, eingereicht am 15.04.2002,

DE 102 22 964.3, eingereicht am 23.05.2002;

20 DE 102 22 609.1, eingereicht am 23.05.2002;

DE 102 22 958.9, eingereicht am 23.05.2002;

DE 102 52 787.3, eingereicht am 13.11.2002;

DE 103 01 559.0, eingereicht am 16.01.2003

25 desselben Anmelders verwiesen, deren Offenbarungsgehalt hiermit ausdrücklich durch Referenz inkorporiert wird.

Als Verbindungselement oder Rahmen wird also bevorzugt eine strukturierte Glasschicht verwendet, welche z.B. durch eine Maske aufgedampft und strukturiert wird. Zur Strukturierung
30 haben sich fotolithografische Verfahren, z.B. mit einem Fotolack, insbesondere die sogenannte Lift-Off-Technik bewährt, welche dem Fachmann grundsätzlich bekannt ist.

Es können aber auch Masken verwendet werden, welche z.B. auf

das Substrat aufgeklebt oder beim Aufdampfen zwischen Target und Substrat angeordnet sind.

Das erfindungsgemäße Verbindungselement, insbesondere die
5 derart aufgedampfte Glasschicht als Rahmen weist eine
Vielzahl von Vorteilen auf.

Zunächst besitzt Glas exzellente Eigenschaften hinsichtlich
der Stabilität, Hermetizität und chemischen
10 Widerstandsfähigkeit, insbesondere gegen Lösungsmittel,
Säuren und Laugen. Diese Eigenschaften entsprechen einem
Borosilikatglas.

Das Verbindungselement ist sehr genau in seiner lateralen
15 Position, insbesondere wenn fotolithografische
Strukturierungsverfahren zum Einsatz kommen.

Das Verbindungselement ist sehr genau in seiner lateralen
Abmessung und in seiner Höhe aufdampfbar. Letzteres ist nach
20 den Erkenntnissen der Erfinder sogar weitgehend unabhängig
davon welches Strukturierungsverfahren angewandt wird.

Ferner können die Verbindungselemente oder Rahmen
kostengünstig im Verbund, z.B. auf Wafer-Level oder als Lose
25 hergestellt werden.

Darüber hinaus ist das Verfahren sehr sauber und daher
besonders tauglich z.B. für MEMS, wobei der Rahmen sogar
unmittelbar auf das Substrat mit dem MEMS oder anderen
30 Bauelement aufgedampft werden kann.

Die Herstellung des Rahmens, bzw. die Strukturierung der
Glasschicht wird vorteilhaft bei niedrigen Temperaturen
durchgeführt, so dass z.B. Lackmasken erhalten bleiben und

mit einem Lösungsmittel, z.B. Aceton wieder abgelöst werden können. Damit ist das Verfahren auch für temperaturempfindliche Substrate, z.B. Kunststoffsubstrate oder organische Substrate geeignet.

5

Weiter wird das Erzeugen des Verbindungselements oder die Strukturierung der Glasschicht ohne aggressive Ätzgase und/oder Flüssigkeiten durchgeführt, so dass auch empfindliche Substrate verwendet werden können.

10

Zum Verbinden der beiden Substrate bzw. des zweiten Substrats mit dem Rahmen oder Bondrahmen eignen sich insbesondere die folgenden Techniken: Kleben, Löten und/oder Bonden.

15

Hieran wird der außergewöhnliche Vorzug der Erfindung deutlich. Sie ist nicht nur höchst vielseitig bezüglich der anwendbaren Verbindungstechniken, sondern es können sogar Substrate mittels des Verbindungselements z.B. anodisch gebondet werden, selbst wenn das Material eines oder beider 20 Substrate selbst nicht anodisch bondbar ist, z.B. alkalifreies Glas wie AF45, AF37 oder AF32 der Firma SCHOTT Glas. Gegebenenfalls wird je ein Verbindungselement auf beide Substrate aufgebracht oder aufgedampft.

25

Zum anodischen Bonden wird ein Rahmen aus anodisch bondbarem Material, insbesondere umfassend ein alkalisches Glas verwendet. Dieser kann z.B. mittels sogenanntem Direct-Bonding auf das Glassubstrat mit Bondlayer mit diesem verbunden werden.

30

Alternativ zum anodischen Bonden eignet sich auch Fusion Bonding, Sol-Gel-Bonding und/oder Low-Temperature-Bonding. Diese Verfahren sind dem Fachmann grundsätzlich bekannt. Dennoch macht sich hieran ein weiterer Vorzug der Erfindung

fest, da das Aufdampfmaterial oder Material des Bondrahmens unabhängig von dem Substratmaterial an das gewünschte Bondverfahren angepasst werden kann. Somit sind Substrate aus nahezu jedem Material mittels des oder der

5 Verbindungselemente mit nahezu jedem Bondverfahren kombinierbar, wodurch vollkommen neue Anwendungsfelder mit enormem Potential eröffnet werden.

Alternativ oder ergänzend wird die Oberfläche des Rahmens mit
10 einer Metallisierung versehen und anschließend legierungs- oder weichgelötet. Gegebenenfalls wird die Bondfläche aktiviert.

Als Material für das erste und/oder zweite Substrat wird z.B.
15 ein Wafer oder Chip aus einem Halbleitermaterial, z.B. Silizium, aus einem organischen Material, aus Glas, insbesondere ein silikatisches oder borosilikatisches Glas, z.B. Borofloat 33, aus Keramik oder aus Metall verwendet.

20 Der Rahmen ist insbesondere geschlossen, z.B. ein Vieleck aus geraden oder gekrümmten Stegen, ein Kreis oder ein beliebiges anderes Gebilde und das zweite Substrat wird hermetisch dicht mit dem Rahmen fest und dauerhaft verbunden. Hierdurch entsteht eine hermetische Kapselung oder Gehäusung der
25 Bereiche innerhalb des Rahmens, wobei das erste und zweite Substrat, insbesondere innerhalb des Rahmens, voneinander beabstandet sind, so dass ein Hohlraum oder eine Kavität gebildet wird. Es bleibt also zumindest ein Bereich innerhalb des Rahmens auf der Oberfläche des ersten Substrats frei von
30 Rahmenmaterial.

Alternativ kann aber auch ein offener Rahmen mit Unterbrechungen der Stege aufgebracht werden, um eine Belüftung der Kavität zu erzielen.

Insbesondere wird die Dicke des Rahmens an die jeweilige Anwendung angepasst, wobei eine Kavität zwischen den beiden Substraten entsteht. Für die genannten Anwendungen haben sich 5 Aufdampfdicken im Bereich von 100 µm bis 1 µm, vorzugsweise 10 µm bis 2 µm oder 4 µm erwiesen. Grundsätzlich sind Dicken von 1 mm bis 0,1 µm oder 10 nm erzielbar, bevorzugt sind insbesondere Dicken < 10 µm oder < 3 µm, es sind aber auch Dicken < 0,5 µm erreichbar.

10

Die Breite der Bondfläche kann sehr unterschiedlich sein, sie wird im Wesentlichen nur durch das erreichbare Aspektverhältnis der Maske für das Strukturierungsverfahren begrenzt. Breite Rahmen können bis hin zu mehreren 15 Millimetern Stegbreite aufweisen oder sogar die gesamte Fläche des Substrats einnehmen.

Der Rahmen weist vorzugsweise eine Struktur- oder Stegbreite ≤ 10 mm, insbesondere ≤ 1 mm oder ≤ 100 µm, besonders 20 bevorzugt von 1 µm bis 500 µm auf. In den Grenzfällen zu schmalen Rahmen sind Stegbreiten von < 100 nm oder sogar von wenigen 10 nm erreichbar. Im Vergleich z.B. zu einem einfach ausgeführten Siebdruck ist man nicht durch Korngrößen im Material beschränkt.

25

Erfindungsgemäß können mit der Lift-Off-Technik gute Aspektverhältnisse auch für Mikro-/Nanostrukturen, z.B. 3 µm / 2 µm = 3:2 mit einfachen Mitteln erzeugt werden. Es können folglich Aspektverhältnisse von > 1 oder ≥ 1,5 30 erzielt werden.

In vorteilhafter Weise lassen sich also mit dem erfindungsgemäßen Verfahren sehr schmale und dennoch relativ dicke oder hohe Rahmen erzeugen, sodass ein hinreichender

Abstand zwischen den beiden Substraten bei gleichzeitiger lateraler Platzersparnis hergestellt wird.

Die Erfinder haben darüber hinaus festgestellt, dass sich
5 schmale Rahmen besonders gut und hermetisch dicht bonden lassen. Andererseits wurde herausgefunden, dass für eine hermetische Gehäusung, gegebenenfalls mit einer kontrollierten Atmosphäre, bereits ein schmaler Rahmen oder Glasrahmen mit einer Stegbreite von 5 µm oder 10 µm bis
10 1000 µm eine wirkungsvolle Diffusionssperre für Gase, Feuchtigkeit und aggressive Medien bildet.

In der Kavität ist z.B. ein MEMS, MOMS, MOEMS und/oder ein Halbleiterbereich eines Siliziumchips oder -wafers angeordnet
15 und gehäust oder hermetisch gekapselt.

Ergänzend kann vorgesehen sein, innerhalb des Rahmens ein oder mehrere Stützelemente, z.B. Stützpunkte oder -bereiche auf der ersten Oberfläche des ersten Substrats innerhalb des
20 Rahmens anzuordnen, wobei dies vorzugsweise in dem selben Verfahrensschritt wie das Erzeugen des Rahmens durchgeführt wird. Die Stützelemente und/oder Rahmen umfassen geschlossene Rahmenformen, z.B. rund, mehr-eckig oder oval, aber auch Teile von Rahmenformen, z.B. Linien, Ecken, Rundungen, Punkte
25 und wirken im Wesentlichen als Abstandshalter.

Vorzugsweise dient das obere Plateau des Bondsrahmens, also eine sich insbesondere zur Substratoberfläche im Wesentlichen parallel erstreckende Oberfläche des Aufdampfglases als
30 Bondfläche. Hierbei hat der aufgebrachte Rahmen die Funktion einen vorbestimmten Abstand zwischen dem ersten Substrat und einem oder mehreren zweiten Substraten zu definieren.

Alternativ kann durch einen partiellen Rahmen auch ein genau

vorbestimmter Neigungswinkel bei der Montage des zweiten Substrats gegenüber dem ersten Substrat erzielt werden. Ein geneigtes Design ist z.B. für Optokappen, sogenanntes „Einzel-VCSEL Packaging“ vorteilhaft, um eine Teilreflexion des Lasers für die Monitordiode zu nutzen. Daher sind das erste und zweite Substrat in verbundenem Zustand insbesondere im Wesentlichen parallel oder geneigt zueinander.

Ferner alternativ kann auch eine Seitenwand des Rahmens als Bondfläche verwendet werden. Weiter ist es möglich, nicht planare Oberflächen mit Glas zu beschichten.

Gemäß einer besonders bevorzugten Weiterbildung der Erfindung werden mehrere Rahmen ineinander geschachtelt. Dies erhöht die Hermetizität und Sicherheit um ein Vielfaches.

Ferner kann innerhalb des Rahmens oder zwischen den ineinander geschachtelten Rahmen ein Klebstoff zum Verbinden eingebracht werden. Alternativ wird ein vorbestimmtes Fluid, also ein vorbestimmtes Gas, welches nicht Luft ist oder eine Flüssigkeit und/oder Partikel in die Kavität und/oder in den Zwischenraum zwischen den geschachtelten Rahmen eingebracht, bevor das erste und zweite Substrat verbunden werden. Das Fluid kann die Zwischenräume oder Kanäle durchströmen und eine Kühlflüssigkeit, eine sensorische Flüssigkeit, einen Farbfilter und/oder ein oder mehrere Reaktionsgase umfassen.

Der Rahmen weist vorzugsweise eine Mindestdicke auf, welche dafür sorgt, dass sich die beiden Substrate und/oder darauf befindliche Bauelemente im gehäusten Zustand nicht berühren.

Gemäß einer besonders bevorzugten Ausführungsform der Erfindung sind auf einem der Substrate, z.B. dem ersten Substrat Leiterbahnen, z.B. zur Kontaktierung von

Halbleiterelementen angeordnet.

Bevorzugt wird die Glasschicht in Form des Rahmens auf die Leiterbahnen aufgedampft, so dass diese zumindest
5 bereichsweise hermetisch durch den Rahmen durchgeführt oder eingeschlossen sind. Bevorzugt bleibt ein Abschnitt der Leiterbahnen auf einer oder beiden Seiten des Steges frei, um später kontaktiert zu werden. Bevorzugt wird jeweils ein Steg oder Rand des Rahmens quer zu den Leiterbahnen aufgebracht.

10 Nach dem Verbinden des Rahmens mit dem zweiten Substrat führen die Leiterbahnen somit hermetisch dicht durch den Rahmen von außen in die Kavität. Dabei können die Leiterbahnen nicht nur lateral, sondern auch vertikal zu dem ersten Substrat verlaufen und sich dergestalt durch das
15 Verbindungselement hindurch erstrecken, so dass eine lateral oder vertikal verlaufende elektrische Verbindung durch die hermetische Kapselung hergestellt werden kann.

Gegebenenfalls wird der Rahmen nach dem Erzeugen auf der
20 ersten Oberfläche des ersten Substrats oder genauer nach dem Aufdampfen, insbesondere abrasiv, mittels chemisch mechanischem Polieren oder einem anderen geeigneten Verfahren planarisiert. Dadurch werden vorteilhafter Weise Unebenheiten ausgeglichen, welche durch die Dicke der Leiterbahnen
25 verursacht werden und somit ein gleichmäßiges Bonding erzielt.

Ferner können Justierelemente oder -hilfen auf der ersten oder einer zweiten Oberfläche des ersten Substrats erzeugt
30 werden, wobei die zweite Oberfläche der ersten Oberfläche gegenüberliegt. Derartige Justierhilfen, z.B. in Form von Rahmen, Punkten und/oder Linien sind vorteilhaft für die Justage von Linsensystemen oder anderen optischen oder mechanischen Bauelementen.

Weiter wird vorzugsweise ein weiteres Verbindungselement auf der zweiten Oberfläche des ersten Substrats oder dessen Rückseite erzeugt, um eine Vielzahl von Substraten zu einem 5 Stapel zu verbinden. Auch dies wird vorzugsweise vor dem Zerteilen oder „Dicing“ durchgeführt und erhöht abermals den Durchsatz.

Im Folgenden wird die Erfindung anhand von 10 Ausführungsbeispielen und unter Bezugnahme auf die Zeichnungen näher erläutert, wobei gleiche und ähnliche Elemente mit gleichen Bezugszeichen versehen sind und die Merkmale der verschiedenen Ausführungsbeispiele miteinander kombiniert werden können.

15

Kurzbeschreibung der Figuren

Es zeigen:

- 20 Fig. 1a-e schematische Schnittdarstellungen der Herstellung eines Substratverbunds in verschiedenen Verfahrensstadien gemäß einem ersten Ausführungsbeispiel der Erfindung,
- Fig. 2 eine Draufsicht auf geschachtelte Bondrahmen auf einem Substrat gemäß einem zweiten Ausführungsbeispiel der Erfindung,
- 25 Fig. 3 eine schematische Schnittdarstellung entlang der Linie A-A in Fig. 2,
- Fig. 4 eine Ausschnittsvergrößerung des Bereichs C in Fig. 3,
- 30 Fig. 5 eine schematische Draufsicht auf geschachtelte Bondrahmen auf einem Substrat gemäß einem dritten Ausführungsbeispiel der Erfindung,
- Fig. 6 eine schematische Schnittdarstellung entlang der

- Linie D-D in Fig. 5,
- Fig. 7 eine schematische Draufsicht auf einen Wafer mit einer Vielzahl von Bondrahmen gemäß einem vierten Ausführungsbeispiel der Erfindung,
- 5 Fig. 8a eine Ausschnittsvergrößerung des Bereichs E in Fig. 7,
- Fig. 8b wie Fig. 8a, jedoch mit aufgedampfter Glasschicht,
- Fig. 8c wie Fig. 8b, jedoch nach Lift-Off,
- Fig. 9 eine schematische Schnittdarstellung eines
- 10 Ausschnittes des vierten Ausführungsbeispiels nach dem Bonden,
- Fig. 10 eine schematische Draufsicht auf einen Ausschnitt eines Wafers mit überdampften Leiterbahnen gemäß einem fünften Ausführungsbeispiel der Erfindung,
- 15 Fig. 11 eine Ausschnittsvergrößerung des Bereichs G in Fig. 10 in einer Schnittdarstellung entlang der Linie H-H,
- Fig. 12a eine Ausschnittsvergrößerung des Bereichs G in Fig. 10 in einer Schnittdarstellung entlang der
- 20 Linie K-K,
- Fig. 12b wie Fig. 12a nach einem Planarisieren,
- Fig. 13 acht Beispiele für Formen des Bondrahmens,
- Fig. 14 Ergebnisse einer TOF-SIMS-Messung,
- Fig. 15 eine fotomikroskopische Aufnahme strukturierter
- 25 Glasschichten,
- Fig. 16 eine fotomikroskopische Aufnahme eines sechsten Ausführungsbeispiels der Erfindung,
- Fig. 17 eine fotomikroskopische Aufnahme eines siebten Ausführungsbeispiels der Erfindung und
- 30 Fig. 18 eine schematische Darstellung eines Wafers mit Lochmaske für einen Dichtigkeitstest.

Detaillierte Beschreibung der Erfindung

Fig. 1a zeigt ein Substrat 2 aus Metall. Alternativ kann das Substrat 2 auch ein Silizium-, Keramik- oder Glassubstrat sein. Auf das Substrat 2 ist ein Fotolack 4 mit einem dem Fachmann bekannten Verfahren aufgebracht und fotolithografisch strukturiert. In diesem Fall repräsentiert die Lackschicht eine auf dem Substrat fest haftende Maske. Alternativ kann auch eine nicht haftende Abdeckmaske oder Schattenmaske verwendet werden.

Bezugnehmend auf Fig. 1b wird anschließend eine geschlossene Glasschicht 6 aus dem Aufdampfglas 8329 auf das Substrat 2 und den Fotolack 4 aufgedampft.

Bezugnehmend auf Fig. 1c wird der Fotolack 4 mit den darauf befindlichen Abschnitten 8 der Glasschicht 6 mittels Aceton entfernt. Die Abschnitte 10 bleiben mit dem Metallsubstrat 2 fest verbunden. Dieses Verfahren wird als Lift-Off bezeichnet und ist dem Fachmann bekannt.

Bezugnehmend auf Fig. 1d verbleibt das Substrat 2 mit einer strukturierten Glasschicht in Form eines Bondrahmens 10.

Wie in Fig. 1e dargestellt ist, wird ein Decksubstrat 12 aus Silizium auf den Bondrahmen 10 anodisch gebondet, um ein Verbundelement 20 zu bilden, wobei die Bondstellen mit 14 bezeichnet sind. Aufgrund der Dicke oder Höhe H des Bondrahmens 10 entsteht eine Kavität 16 mit einer Höhe H', welche nicht wesentlich größer ist als H, so dass ein Halbleiterbauelement 18 auf dem Decksubstrat 12 von dem Metallsubstrat 2 beabstandet ist.

Wieder Bezug nehmend auf Fig. 1b wird die Glasschicht 6

mittels Elektronenstrahlverdampfung aufgebracht. Dieses Verfahren ist zwar seit Jahren bekannt, wird aber bisher hauptsächlich zur mechanischen und optischen Vergütung von Kunststoff- oder Glas-Brillenlinsen verwendet, wobei lediglich flächige Schichten aufgetragen wurden.

Mit dem Aufdampfglas 8329 (entgastes Duran) sind hohe Aufdampfraten von bis zu 4 µm/min, insbesondere > 10 nm/min oder > 100 nm/min möglich. Besonders bevorzugt sind etwa 10 500 nm/min. Das übertrifft z.B. Sputterraten um ein Vielfaches und macht den Einsatz dieses Verfahrens für die erfindungsgemäße Anwendung äußerst interessant. Sputterschichten von Einkomponentensystemen, z.B. SiO₂ lassen sich nämlich lediglich mit Sputterraten von wenigen 15 Nanometern pro Minute aufbringen.

Es werden folgende Parameter zum Aufbringen der geschlossenen Glasschicht 6 auf das Metallsubstrat 2 eingestellt:

20 BIAS Temperatur während der Verdampfung: 100°C
Druck während der Verdampfung: 10⁻⁴ mbar

Ferner wird ein Metallsubstrat 2 mit einer Oberflächenrauhigkeit < 50 µm verwendet und ein Aufdampfglas 25 ausgewählt, dessen Temperaturausdehnungskoeffizient (CTE) moderat dilathermisch an das Metallsubstrat 2 und/oder an das Decksubstrat 12 angepasst ist. Das CTE des Glases 8239 beträgt 3,3 ppm/K, was etwa dem CTE von Silizium entspricht.

30 Aufgrund intensiver Versuche haben die Erfinder die Gläser 8329 oder G018-189 von SCHOTT Glas für Beschichtungen von Metall mit thermischer oder Elektronenstrahlverdampfung als besonders geeignet herausgefunden. Diese Aufdampfgläser zeigen eine sehr gute Beständigkeit gegen Lösungsmittel,

Feuchte (85° , 85%, 1000h) und Temperatur ($T < T_g$). Die Gläser haben ferner sehr gute thermo-mechanische Eigenschaften, sogar bei tiefen Temperaturen ($< -100^\circ\text{C}$), so dass eine Verwendung für supraleitende elektronische Bauelemente möglich erscheint. Andererseits sind die Gläser auch bei hohen Temperaturen ($> 300^\circ\text{C}$) und daher insbesondere auch für Leistungselektronik, wie Power-CMOS-Bauelemente verwendbar.

Die Fig. 2 und 3 zeigen eine Anordnung aus vier ineinander geschachtelten Bondrahmen 110a bis 110d, welche ein elektronisches Bauelement 118 auf einem Substrat 102 eingrenzen.

Bezugnehmend auf Fig. 4 wird ein Epoxid-Klebstoff 124 im Bereich der Rahmen 110a bis 110d aufgetragen, wobei die Oberfläche des Rahmens mit Klebstoff bedeckt und der Zwischenraum zwischen den Rahmen mit Klebstoff gefüllt ist. Hierdurch wird die Festigkeit der Verbindung erhöht. Ferner nehmen die Rahmen den Kleber besser auf und vereinfachen den Ablauf des Klebeprozesses.

Gegebenenfalls wird der Kleber unter Vakuum aufgebracht, um das Vollsaugen der Zwischenräume zu verbessern. Weiter dient die Mehrzahl an Rahmen als Crack-Stop zur Erhöhung der mechanischen Belastbarkeit des Verbundelements und zur Erhöhung der Zuverlässigkeit. Dabei ist die Mehrzahl der Rahmen mit jeweils einer kleineren Stegbreite b leichter und stabiler als ein einzelner massiver Rahmen von gleicher Summenstegbreite B .

Bezugnehmend auf Fig. 5 sind innerhalb der Bondrahmen 210a bis 210d punktförmige Stützelemente 226 und ein Stützrahmen 228 zum Stützen des Decksubstrats 212 und zur Sicherung der Kavitätshöhe H' im Bereich des Bauelements 218 angeordnet.

Die Stützelemente 226 und der Stützrahmen 228 sind nicht mit dem Decksubstrat 212 verbunden, dieses liegt lediglich lose auf.

5 Bezugnehmend auf die Fig. 7 und 8a bis 8c wird im Folgenden ein Ausführungsbeispiel für mikro-optisch-elektromechanische Systeme (MOEMS) erläutert. Es wird ein strukturiertes Glassubstrat 302 als Decksubstrat zum Gehäusen von Imagesensoren im Waferverbund verwendet. Als „Abstandshalter“
10 und sogenanntes „Sealing“ Element wird eine Kavität im Gehäuse benötigt. Die Kavität ermöglicht beispielsweise die Funktion von mikrooptischen Elementen, wie Mikrolinsen und/oder Mikrospiegeln.

15 Wegen der optischen Funktion des Glassubstrats 302 versagen hier herkömmliche Verfahren oder können keine kostengünstige Lösung bieten. Subtraktive Verfahren wie Ätzen, Schleifen (sogenanntes Grinding), Ultraschallschwingläppen, Sandstrahlen oder Pressen vermag zwar grundsätzlich Kavitäten
20 erzeugen, bei diesen würde jedoch die optisch hochwertige Innenfläche des Substrats 302 beeinträchtigt werden. Daher wird erfindungsgemäß die Bondingstruktur additiv aufgebracht.

In Fig. 9 ist ein silikatisches Glassubstrat 302 mit einer
25 Vielzahl von rechteckigen Fensterabschnitten 303 dargestellt, wobei jeder Fensterabschnitt 303 vollständig mit Fotolack 304 bedeckt ist. Das Substrat 302 ist in seinen thermo-mechanischen Eigenschaften an das zweite Substrat 312, einen Silizium-Wafer mit einem CMOS-Imagesensor 318 angepasst
30 (vgl. Fig. 9). Das Substrat 302 wird mit dem Aufdampfglas 8329 strukturiert und dadurch mit einer Vielzahl von Rahmen der Höhe 5 µm versehen. In diesem Beispiel ist das Substrat 302 ein polierter Borofloat-33-Wafer (CTE: 3,3 ppm/K) mit einem Durchmesser von 150 mm und einer Dicke von 500 µm.

Der Fotolack 304 ist in Fig. 7 und 8a bereits strukturiert und weist um jeden Fensterabschnitt 303 eine rechteckige Aussparung 305 auf. Die Belackung umfasst z.B. AZ mit einer 5 Dicke von 10 µm, wobei der Fotolack in einem sogenannten Maskaligner belichtet und entwickelt sowie anschließend mittels sogenanntem „Softcure“ ausgehärtet ist. Dies ermöglicht einen späteren Lift-Off-Prozess z.B. in Aceton.

Fig. 8b zeigt die Waferoberfläche, welche in einem nachfolgenden Verfahrensschritt mit einer Glasschicht bedampft wurde. Das mit Photolack strukturierte Negativ-Abbild ist mit einer 5 µm dicken Glasschicht aus 8329 mit einer Abscheiderate von etwa 1 µm pro Minute bedampft. Die spätere Oberfläche oder der Fensterabschnitt 303 der Kavität wird durch die Fotolackmaske geschützt so dass das Aufdampfglas in diesen Bereichen nicht in Kontakt mit dem Substrat 302 kommen kann, sondern auf der Fotolackmaske abgeschieden wird. In den freien Stellen 305 wird das Glas 8329 unmittelbar auf dem Substrat 302 abgeschieden.

Nachfolgend werden die auf der Lackmaske befindlichen Bereiche der aufgedampften Glasschicht mittels Lift-Off entfernt. Hierzu wird der Fotolack in Aceton abgelöst. Das abgeschiedene Glas in den Bereichen 305 ohne Photomaske verbleibt auf dem Substrat 302 und bildet die gewünschte Struktur in Form einer Matrix aus Bondrahmen 310.

Fig. 8c zeigt den Waferausschnitt nach dem Lift-Off-Vefahrensschritt.

Bezug nehmend auf Fig. 9 wird der strukturierte Borofloat 33-Wafer 302 anschließend auf ein zweites Substrat 312, welches eine Vielzahl von Imagesensoren 318 aufweist, anodisch

gebondet. Das Ergebnis ist somit eine Vielzahl von optoelektronischen Verbundelementen 320, welche auf Waferebene gehäust sind.

5 Abschließend werden die einzelnen Verbundelemente 320 entlang von Sägespuren 326 durch Zersägen (dicing) getrennt. Ein solches einzelnes Verbundelement 320 mit dem optoelektronischen Bauelement in Form des Imagesensors 318 auf einem Halbleitersubstrat 312 ist in Fig. 9 in einem
10 Schnitt dargestellt.

Auf dem Imagesensor 318 und innerhalb der hermetisch geschlossenen Kavität 316 sind über das Halbleitersubstrat oder den Wafer 312 erhabene, passive optische Bauelemente in
15 Form von Linsen 322 angebracht. Ferner sind in der Kavität 316 zwei Mikrospiegel 324, welche ggf. beweglich sind, angeordnet.

Das transparente Borofloat 33-Substrat 302 ist mittels
20 Bondstellen 314 auf den Bondrahmen 310, dessen Höhe H mit 5 µm größer als die Höhe der optischen Bauelemente 322 und 324 ist, anodisch gebondet. Somit ist ein hermetisch dichtes zumindest teilweise transparentes Gehäuse mit einer Kavitätshöhe von ebenfalls etwa 5 µm für den Imagesensor 318,
25 die Mikrolinsen 322 und Mikrospiegel 324 geschaffen.

Aufgrund des erfindungsgemäßen Verfahrens bleibt die optische Funktion des Substratglases 302 im Bereich der Kavität 316 vollständig unbeeinträchtigt.

30 Die erfindungsgemäß erzeugten Rahmen haben den weiteren Vorteil, dass die für das Vereinzeln notwendige Sägespur 326 frei bleiben kann.

Es sind ferner folgende Variationen möglich:

Soll das Substrat 302 z.B. zum Legierungslöten oder zum
anodischen Bonden mit einem weiteren Glassubstrat verbunden
5 werden, so wird vor dem Lift-Off-Verfahrensschritt ein
Bondlayer aufgebracht. Hierzu wird entweder mittels physical
vapor deposition (PVD) oder chemical vapor deposition (CVD)
eine Metallschicht als Bondlayer oder mittels CVD ein
10 Polysilicon-Bondlayer abgeschieden. Auf diese Weise wird der
Bondlayer beim Lift-Off in einem Arbeitsschritt mit dem
Rahmen 310 strukturiert.

Das anodische Bonden kann in kontrollierter Atmosphäre mit
vorbestimmter Gaszusammensetzung und vorbestimmtem Druck
15 ausgeführt werden, insbesondere im Falle eines hermetischen
Bondings, so dass die Kavitäten 316 eine kontrollierte und
vorbestimmte Atmosphäre aufweisen.

Ferner können Gase, biologische oder und/oder sensorische
20 Flüssigkeiten und/oder Partikel in den Kavitäten 316
eingeschlossen werden.

Bezugnehmend auf Fig. 10 ist Ausschnitt aus einem Silizium-
Wafer 402 mit einer Vielzahl von Halbleiterbereichen 418
25 dargestellt. Die Halbleiterbereiche 418 sind mit Leiterbahnen
430 kontaktiert. Mittels des erfindungsgemäßen Verfahrens
gemäß den in Fig. 1a bis 1d dargestellten Schritte ist
jeweils ein Bondrahmen 410 über die zu einem
Halbleiterbereich gehörigen Leiterbahnen aus Aluminium
30 aufgedampft. Alternativ können die Leiterbahnen Gold, Wolfram
oder Titan-Wolfram umfassen. Die Stege 411 bis 414, welchen
den rechteckigen Bondrahmen 410 bilden, sind quer über den
Leiterbahnen 430 angeordnet.

Auf diese Weise können insbesondere nicht anodisch bondbare Strukturen wie die Leiterbahnen 430 auf einem Substrat 402 durch den aufgedampften Bond- oder Glasrahmen 410 überdeckt werden. Es wird folglich eine hermetische Überdeckung, 5 insbesondere eine hermetische Durchführung der Leiterbahnen 430 erzeugt. Nach dem Verbinden mit einem Decksubstrat und dem Zerteilen entlang der Sägelinien 426 entsteht eine Vielzahl von hermetisch gekapselten Chips mit außen liegenden Kontakten.

10

Fig. 11 zeigt eine Ausschnittsvergrößerung des Bereiches G in Fig. 10, geschnitten entlang der Linie H-H.

15

Fig. 12a zeigt eine Ausschnittsvergrößerung des Bereiches G in Fig. 10 geschnitten entlang der Linie K-K vor dem Verbinden mit dem Decksubstrat. Die Leiterbahnen 430 weisen in diesem Beispiel eine relativ große Dicke oder Höhe von 2 µm auf und verlaufen quer zur Blattebene. Durch die Dicke der Leiterbahnen 430 ist beim Aufdampfen eine unebene 20 Plateaufläche 415 des Bondrahmens 410 entstanden.

Bezug nehmend auf Fig. 12b wird zum Ausgleich der stärkeren Topographie und zur Erzeugung einer geeigneten ebenen Bondrahmenplateaufläche 415 diese mittels eines 25 CMP-Verfahrens planarisiert. Sie kann ferner gleichzeitig auch merklich, z.B. vom 5 µm auf 4 µm gedünnt werden. Entsprechend kann auch mit jedem anderen nicht planaren Substrat verfahren werden. Es ist ferner denkbar den Bondrahmen bis jenseits der Oberfläche 431 der Leiterbahnen 30 430 abzutragen, so dass die Leiterbahnen 430 von oben kontaktierbar sind (nicht dargestellt).

Bei einer geringeren Dicke der Leiterbahnen von typischerweise 400 nm kann gegebenenfalls auf eine

Planarisierung verzichtet werden.

Wird zur Überdeckung ein anodisch bondbares Glas, wie in diesem Beispiel 8329 verwendet, kann der Rahmen wiederum
5 anodisch mit einem Decksubstrat gebondet werden.

Im Folgenden sind Ergebnisse verschiedener Untersuchungen von aufgedampften Glasschichten aus dem Glas 8329 dargestellt.

10 Bezugnehmend auf Fig. 14 sind die Ergebnisse einer TOF-SIMS-Messung gezeigt, wobei die Zählrate als Funktion der Sputterzeit aufgetragen ist. Die Messung charakterisiert den Verlauf der Elementkonzentrationen des Glasrahmens. Es wurde eine Dickenkonstanz für den Glasrahmen von < 1 % der
15 Schichtdicke ermittelt.

Bezugnehmend auf Fig. 15 sind aufgedampfte und fotolackstrukturierte Glasstrukturen des Glases 8329 nach dem Lift-Off dargestellt.

20 Bezugnehmend auf Fig. 16 ist ein Verbundelements 520 mit einem Borofloat-33-Substrat 502 und Leiterbahnen 530 und darüber gedampftem Glasrahmen 510, ähnlich dem fünften Ausführungsbeispiel gezeigt.

25 Die Dicke der Leiterbahnen 530 beträgt 200 nm und die Dicke des Glasrahmens 510 beträgt 4 µm. Bei diesem sechsten Ausführungsbeispiel ist das Decksubstrat ohne Planarisierungsschritt anodisch aufgebondet.

30 Es ist deutlich zu sehen, dass eine Bondverbindung lediglich in den Bereichen 540 und 542 besteht, während in den Bereichen 544 und 546 in der Nähe der Leiterbahnen 530 keine Bondverbindung hergestellt werden konnte. Das mangelhafte

Bonding ist wohl auf die durch die Leiterbahnen verursachten Unebenheit der Oberfläche oder Plateaufläche des Glasrahmens 510 zurückzuführen.

5 Bezugnehmend auf Fig. 17 ist ein ähnlich dem Verbundelement 520 aufgebautes Verbundelements 620 gezeigt. Bei dem Verbundelement 620 wurde der Glasrahmen 610 vor dem anodischen Bonden planarisiert. Der Glasrahmen 610 ist mit einer Dicke von 4 µm aufgedampft und wurde auf etwa 2 µm
10 herunterpoliert. Die Dicke der Leiterbahnen 630 beträgt ebenfalls 200 nm.

Es ist deutlich zu sehen, dass die gesamte Oberfläche des Glasrahmens 610 gebondet ist, so dass ein hermetischer
15 Abschluss der Kavität 616 gebildet wurde. Der Glasrahmen 610 weist eine Stegbreite von 300 µm und eine Größe von 3 mm x 3 mm auf.

Darüber hinaus wurden Dichtigkeitstests der Glasschicht 8329
20 wie folgt durchgeführt.

Es wurde ein Silizium-Wafer mit einer Ätzstopmaske versehen. Wie in Fig. 18 dargestellt ist, wurde der Wafer 97 in neun Lochareale 98 (1 cm x 1 cm) untergliedert. Der
25 Einzellochabstand in den Arealen wurde von Reihe zu Reihe wie folgt verändert.

1. Reihe: 1mm Lochabstand
2. Reihe: 0,5mm Lochabstand
3. Reihe: 0,2mm Lochabstand

30 Alle quadratischen Löcher 99 besitzen eine Kantenlänge von 15 µm.

Nach Beschichten der nicht strukturierten Waferrückseite mit einer 8 µm (Probe A) bzw. 18 µm (Probe B) Schicht aus dem

Glas 8329, wurde anschließend der Wafer in den Lochflächen bis zum Glas trockengeätzt. Der Erfolg des Ätzens konnte gut im Durchlichtmikroskop beobachtet werden.

- 5 Es sind Leckraten von zumindest $< 10^{-7}$ mbar l/sec erreichbar. Für dieses Ausführungsbeispiel ergab eine Helium-Leckmessung eine Leckrate von $< 10^{-8}$ mbar l/sec der Glasschicht und damit der hermetischen Kavität.
- 10 Erstaunlich ist auch die hohe Festigkeit der Glasschichtbereiche trotz erheblicher Durchwölbung des Wafers während der Messung im jeweiligen Messareal. Auch nach einer Temperung bei 200°C stellte sich keine Veränderung der Glasstruktur ein.
- 15 Ferner wurden Beständigkeitsmessungen des Glasrahmens nach DIN/ISO durchgeführt. Die Ergebnisse sind in Tabelle 1 wiedergegeben.

20 Tabelle 1:

Probenbezeichnung: 8329			
<u>Wasser DIN ISO 719</u> Klasse	Verbrauch HCl [ml/g]	Äquivalent Na ₂ O [µg/g]	Bemerkungen
HGB 1	0,011	3	keine
<u>Säure DIN 12116</u> Klasse	Abtrag [mg/dm ²]	Gesamt-Oberfläche [cm ²]	Bemerkungen/ sichtbare Veränderungen
1 W Als Werkstoff	0,4	2 x 40	unverändert
<u>Lauge DIN ISO 695</u> Klasse	Abtrag [mg/dm ²]	Gesamt-Oberfläche [cm ²]	Bemerkungen/ sichtbare Veränderungen
A 2 Als Werkstoff	122	2 x 14	unverändert

Es ist dem Fachmann ersichtlich, dass die vorstehend beschriebenen Ausführungsformen beispielhaft zu verstehen sind, und die Erfindung nicht auf diese beschränkt ist, sondern in vielfältiger Weise variiert werden kann, ohne den 5 Geist der Erfindung zu verlassen.

Patentansprüche:

1. Verfahren zum Verbinden von zumindest zwei Substraten,
5 insbesondere mit elektrischen, halbleitenden, mechanischen und/oder optischen Bauelementen, umfassend die Schritte
Bereitstellen eines ersten Substrats,
Erzeugen eines Verbindungselements auf einer ersten
10 Oberfläche des ersten Substrats,
Bereitstellen eines zweiten Substrats und
Verbinden des ersten und zweiten Substrats mittels
des Verbindungselements.
- 15 2. Verfahren nach Anspruch 1,
wobei das Verbindungselement auf der ersten Oberfläche
des ersten Substrats abgeschieden wird und sich beim
Abscheiden mit dem ersten Substrat verbindet.
- 20 3. Verfahren nach einem der vorstehenden Ansprüche,
wobei das Verbindungselement auf die erste Oberfläche
des ersten Substrats aufgedampft wird.
- 25 4. Verfahren nach einem der vorstehenden Ansprüche,
wobei als Verbindungselement ein Rahmen aufgedampft
wird.
- 30 5. Verfahren nach einem der vorstehenden Ansprüche,
wobei innerhalb des Verbindungselements ein oder mehrere
Stützelemente auf der ersten Oberfläche des ersten
Substrats erzeugt werden.
6. Verfahren nach einem der vorstehenden Ansprüche,
wobei als Verbindungselement eine Mehrzahl von

ineinander geschachtelten Rahmen aufgedampft wird.

7. Verfahren nach einem der vorstehenden Ansprüche,
wobei der Schritt des Erzeugens des Verbindungselements
ein Aufdampfen eines binären Stoffsystems umfasst.
8. Verfahren nach einem der vorstehenden Ansprüche,
wobei als Verbindungselement eine Glasschicht durch eine
Maske aufgedampft und strukturiert wird.
9. Verfahren nach einem der vorstehenden Ansprüche,
wobei das Verbindungselement mittels Lift-off-Technik
strukturiert wird.
10. 10. Verfahren nach einem der vorstehenden Ansprüche,
wobei das Verbindungselement und das zweite Substrat
verklebt, verlötet oder gebondet werden.
11. Verfahren nach einem der vorstehenden Ansprüche,
wobei das Verbindungselement und das zweite Substrat
mittels anodischem Bonding, Fusion Bonding, Sol-Gel-
Bonding oder Low-Temperature-Bonding verbunden werden.
12. Verfahren nach einem der vorstehenden Ansprüche,
wobei
das erste und zweite Substrat einen ersten bzw.
zweiten Wafer umfasst,
auf der ersten Oberfläche des ersten Wafers eine
Vielzahl von lateral benachbarten Verbindungselementen
erzeugt werden und
nach dem Verbinden des ersten und zweiten Wafers zu
einem Waferverbund, der Waferverbund in einzelne Chips
zerteilt wird.

13. Verfahren nach einem der vorstehenden Ansprüche, wobei zwischen dem ersten und zweiten Substrat und innerhalb des Rahmens eine Kavität gebildet wird.
- 5 14. Verfahren nach einem der vorstehenden Ansprüche, wobei auf der ersten Oberfläche des ersten Substrats Leiterbahnen angeordnet sind und das Verbindungselement derart auf die erste Oberfläche aufgedampft wird, dass die Leiterbahnen zumindest teilweise abgedeckt werden.
- 10 15. Verfahren nach einem der vorstehenden Ansprüche, wobei sich die Leiterbahnen lateral oder vertikal durch das Verbindungselement hindurch erstrecken.
- 15 16. Verfahren nach einem der vorstehenden Ansprüche, wobei das Verbindungselement nach dem Erzeugen auf der ersten Oberfläche des ersten Substrats planarisiert wird.
- 20 17. Verfahren nach einem der vorstehenden Ansprüche, wobei Justierelemente auf der ersten oder einer zweiten Oberfläche des ersten Substrats erzeugt werden, wobei die zweite Oberfläche der ersten Oberfläche gegenüberliegt.
- 25 18. Verfahren nach einem der vorstehenden Ansprüche, wobei eine Vielzahl von Substraten zu einem Stapel verbunden werden.
- 30 19. Verbundelement, insbesondere mit elektrischen, elektronischen, halbleitenden, mechanischen und/oder optischen Bauelementen, insbesondere hergestellt mit einem Verfahren nach einem der vorstehenden Ansprüche, umfassend

ein erstes Substrat,
ein Verbindungselement auf einer ersten Oberfläche
des ersten Substrats,
ein zweites Substrat,
wobei das erste und zweite Substrat mittels
5 des Verbindungselements verbunden sind.

20. Verbundelement nach Anspruch 19,
wobei das Verbindungselement auf der ersten Oberfläche
10 des ersten Substrats abgeschieden und mit dem ersten
Substrat verbinden ist.

15 21. Verbundelement nach einem der vorstehenden Ansprüche,
wobei das Verbindungselement auf der ersten Oberfläche
des ersten Substrats aufgedampft ist.

22. Verbundelement nach einem der vorstehenden Ansprüche,
wobei als Verbindungselement ein Rahmen aufgedampft ist.

20 23. Verbundelement nach einem der vorstehenden Ansprüche,
wobei innerhalb des Verbindungselemente ein oder mehrere
Stützelemente auf der ersten Oberfläche des ersten
Substrats angeordnet sind.

25 24. Verbundelement nach einem der vorstehenden Ansprüche,
wobei als Verbindungselement eine Mehrzahl von
ineinander geschachtelten Rahmen umfasst.

30 25. Verbundelement nach einem der vorstehenden Ansprüche,
wobei das Verbindungselement ein binäres Stoffsystems
umfasst.

26. Verbundelement nach einem der vorstehenden Ansprüche,
wobei das Verbindungselement eine strukturierte

Glasschicht umfasst.

27. Verbundelement nach einem der vorstehenden Ansprüche,
wobei das Verbindungselement mittels Lift-off-Technik
strukturiert ist.

5 28. Verbundelement nach einem der vorstehenden Ansprüche,
wobei das Verbindungselement und das zweite Substrat
miteinander verklebt, verlötet oder gebondet sind.

10 29. Verbundelement nach einem der vorstehenden Ansprüche,
wobei das Verbindungselement und das zweite Substrat
mittels anodischem Bonding, Fusion Bonding, Sol-Gel-
Bonding oder Low-Temperature-Bonding verbunden sind.

15 30. Verbundelement nach einem der vorstehenden Ansprüche,
wobei

das erste und zweite Substrat einen ersten bzw.
zweiten Wafer umfasst,

auf der ersten Oberfläche des ersten Wafers eine
Vielzahl von lateral benachbarten Verbindungselementen
angeordnet sind und

die Verbindungselemente mit einer Oberfläche des
zweiten Substrats verbunden sind.

20 25 31. Verbundelement nach einem der vorstehenden Ansprüche,
wobei zwischen dem ersten und zweiten Substrat und
innerhalb des Rahmens eine Kavität gebildet.

30 32. Verbundelement nach Anspruch 31,
wobei die Kavität hermetisch abgeschlossen ist.

33. Verbundelement nach einem der vorstehenden Ansprüche,
wobei auf der ersten Oberfläche des ersten Substrats

Leiterbahnen angeordnet sind, welche von dem Verbindungselement zumindest teilweise abgedeckt sind.

34. Verbundelement nach einem der vorstehenden Ansprüche,
5 wobei sich die Leiterbahnen lateral oder vertikal durch das Verbindungselement hindurch erstrecken.

35. Verbundelement nach einem der vorstehenden Ansprüche,
10 wobei zumindest eine Oberfläche des Verbindungselements planarisiert ist.

36. Verbundelement nach einem der vorstehenden Ansprüche,
15 wobei Justierelemente auf der ersten oder einer zweiten Oberfläche des ersten Substrats angeordnet sind, wobei die zweite Oberfläche der ersten Oberfläche gegenüberliegt.

37. Zwischenerzeugnis zur Herstellung eines Verbundelements
nach einem der vorstehenden Ansprüche, insbesondere mit
20 elektrischen, elektronischen, halbleitenden,
mechanischen und/oder optischen Bauelementen, umfassend
ein erstes Substrat,
ein Verbindungselement auf einer ersten Oberfläche
des ersten Substrats,
25 wobei das Verbindungselement derart ausgebildet ist, dass das erste Substrat mittels des Verbindungselements mit einem zweiten Substrat verbindbar ist.

30 38. Stapel-Verbundelement, umfassend Vielzahl von
Verbundelementen nach einem der vorstehenden Ansprüche,
welche miteinander verbunden sind.

39. Verwendung einer aufgedampften Struktur zum Verbinden

von zwei Substraten, als Abstandshalter zwischen zwei Substraten oder als Justierelement, insbesondere gemäß einem Verfahren und/oder zur Herstellung eines Verbundelements nach einem der vorstehenden Ansprüche.

5

40. Verfahren zum Verbinden von Substraten mit elektrischen oder optischen Bauelementen, insbesondere nach einem der vorstehenden Ansprüche, wobei

ein erstes und zweites Substrat bereitgestellt

10

werden,
in einem ersten Schritt ein Rahmen auf zumindest eine Oberfläche des ersten Substrats aufgebracht wird, wobei als Material für den Rahmen Glas verwendet wird und das Glas aufgedampft wird, und

15

in einem zweiten nachfolgenden Schritt eine Oberfläche des zweiten Substrats mit dem Rahmen verbunden oder gebondet wird, wobei zwischen dem ersten und zweiten Substrat und innerhalb des Rahmens eine Kavität gebildet wird.

20

41. Verbundelement, insbesondere mit elektrischen oder optischen Bauelementen auf einem Substrat, insbesondere nach einem der vorstehenden Ansprüche, umfassend

ein erstes und zweites Substrat,

25

zumindest einen Rahmen, welcher auf einer Oberfläche des ersten Substrats aufgebracht ist, wobei der Rahmen eine strukturierte Glasschicht umfasst, welche aufgedampft ist und

einen Verbindungsreich, in welchem eine

30

Oberfläche des Rahmens mit einer Oberfläche des zweiten Substrats verbunden oder gebondet ist,

wobei eine Kavität zwischen dem ersten und zweiten Substrat innerhalb des Rahmens gebildet ist.

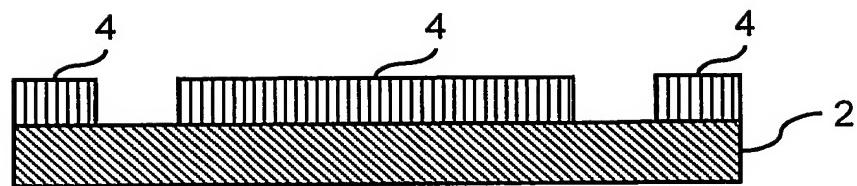
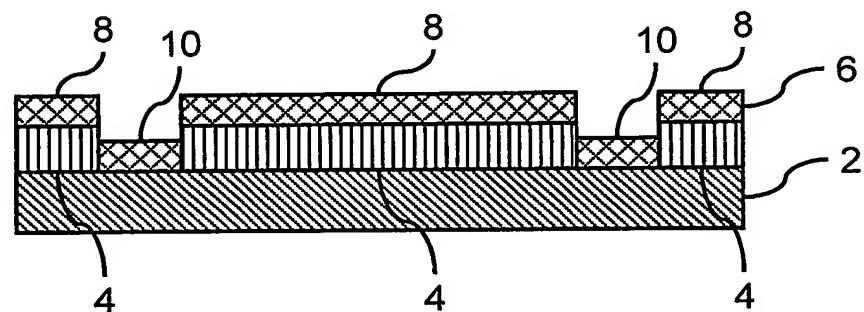
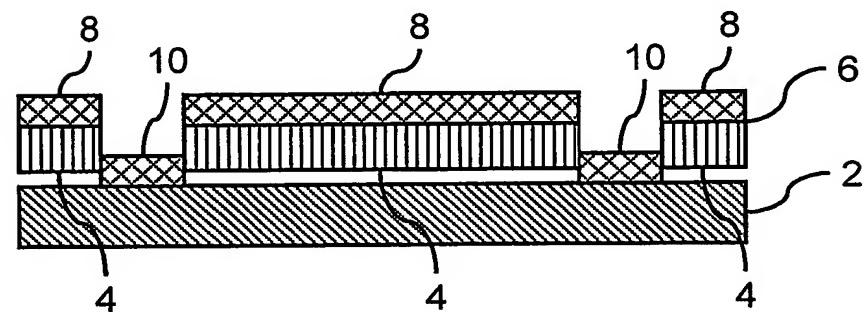
Fig. 1a**Fig. 1b****Fig. 1c**

Fig. 1d

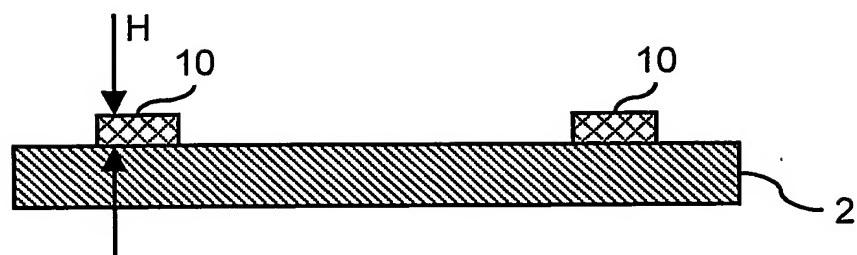


Fig. 1e

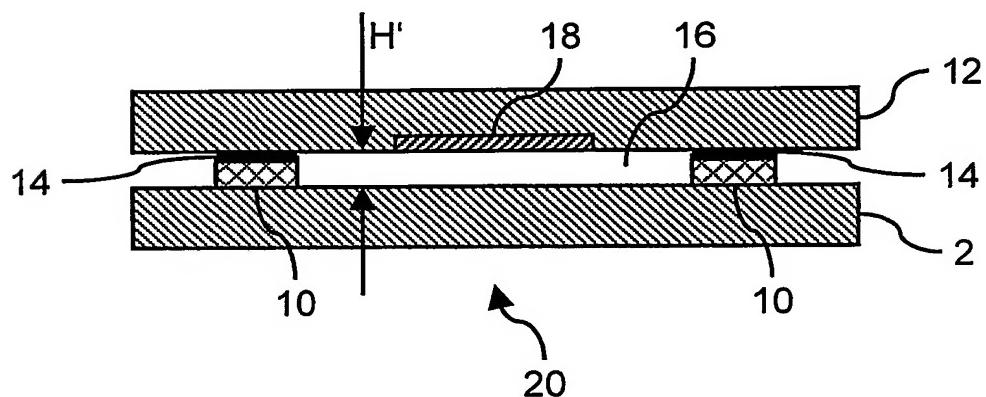


Fig. 2

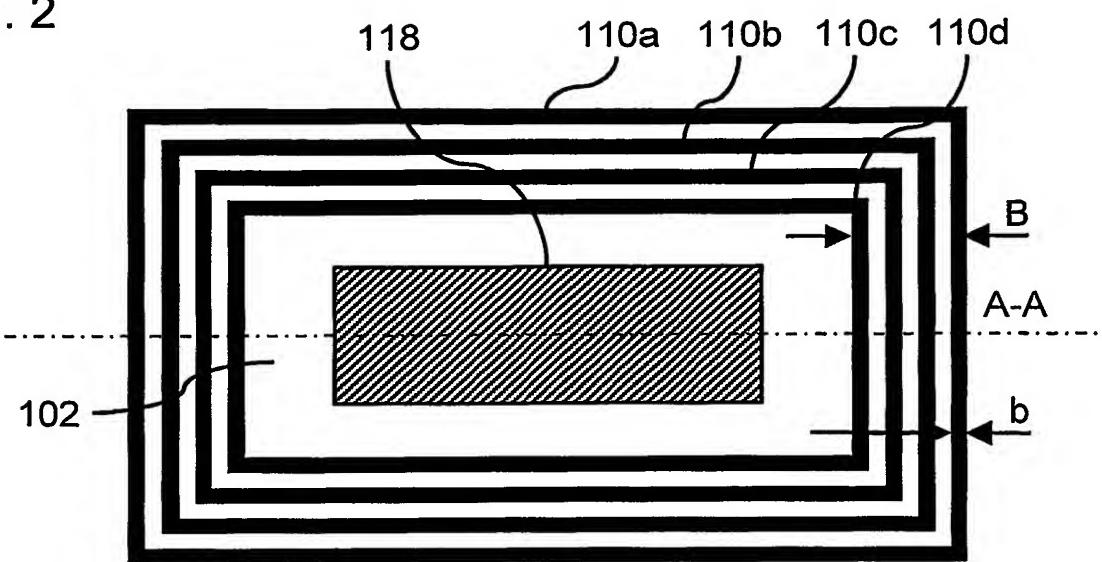


Fig. 3

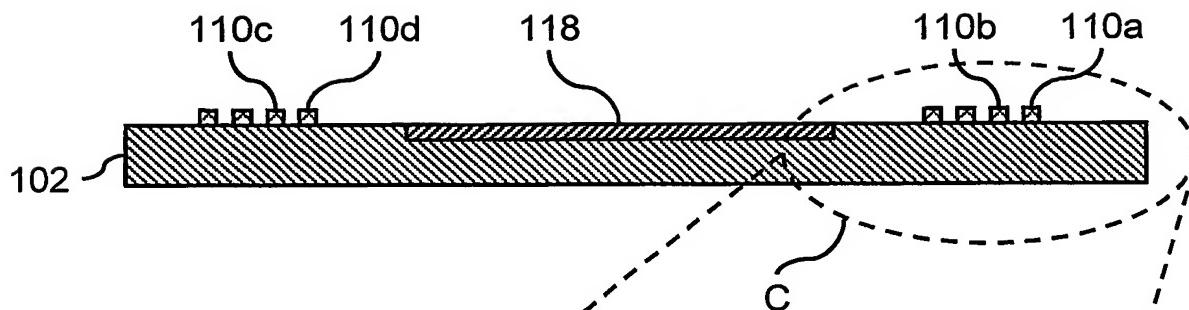


Fig. 4

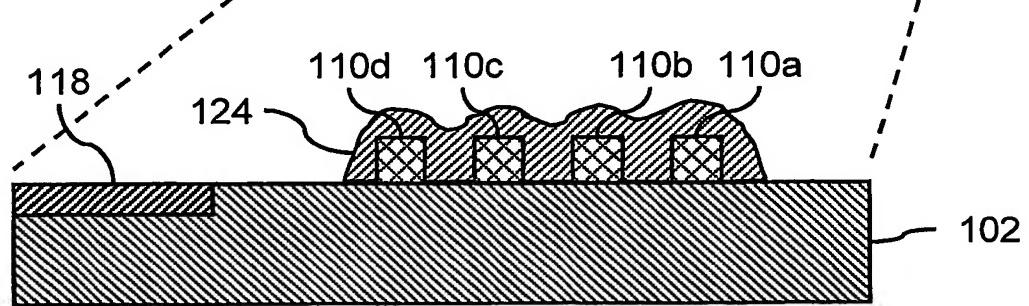


Fig. 5

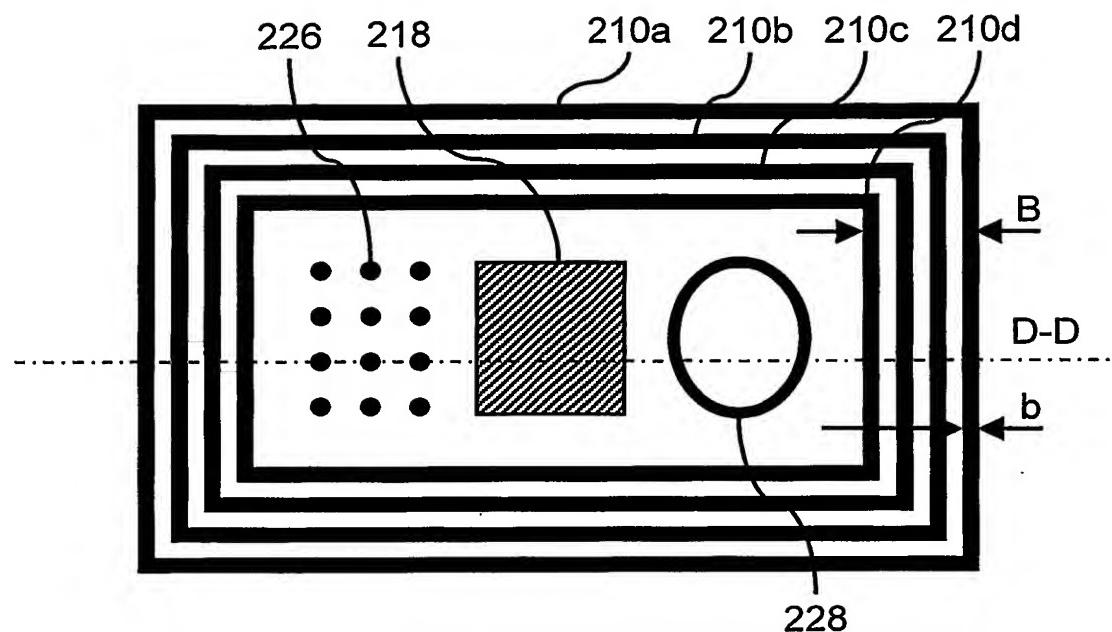


Fig. 6

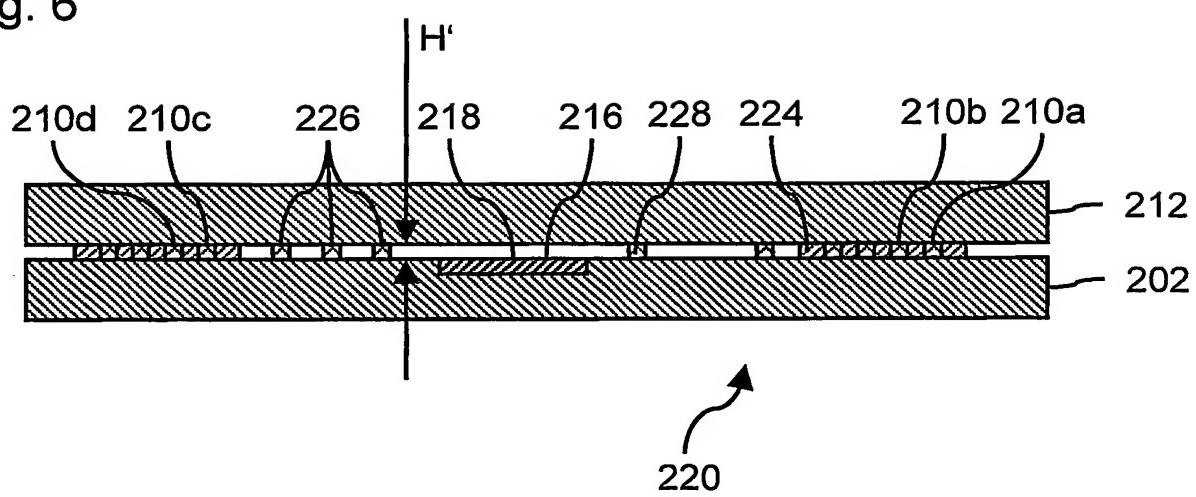


Fig. 7

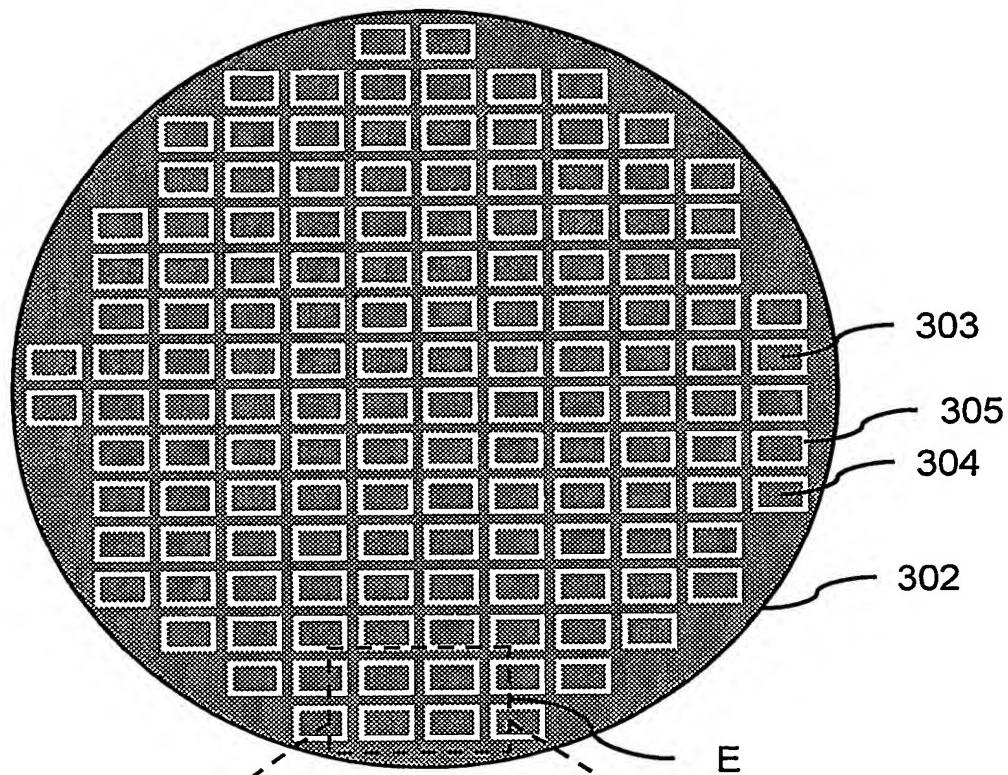


Fig. 8a

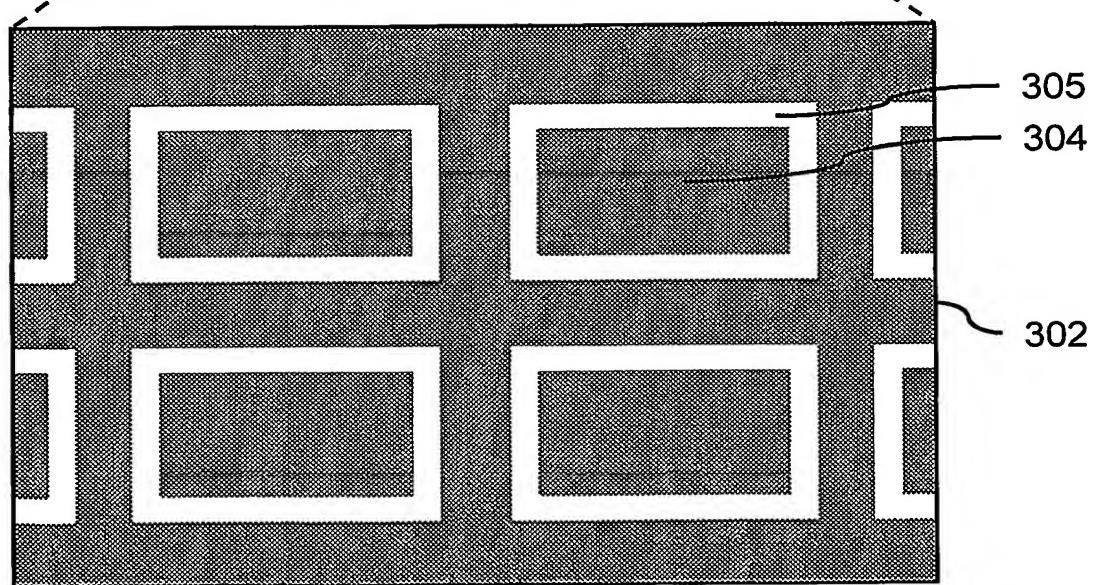


Fig. 8b

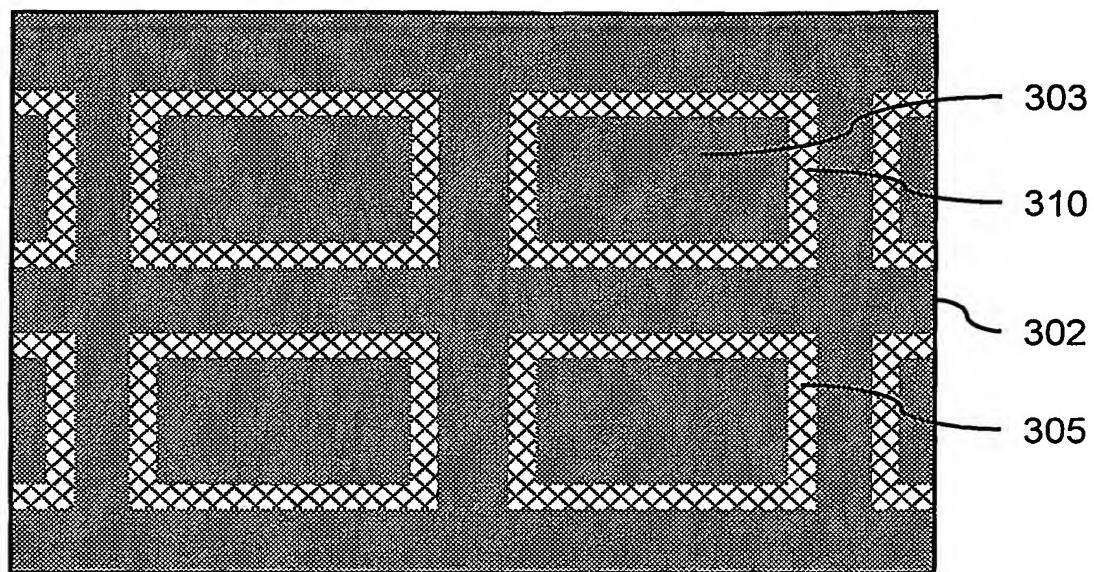


Fig. 8c

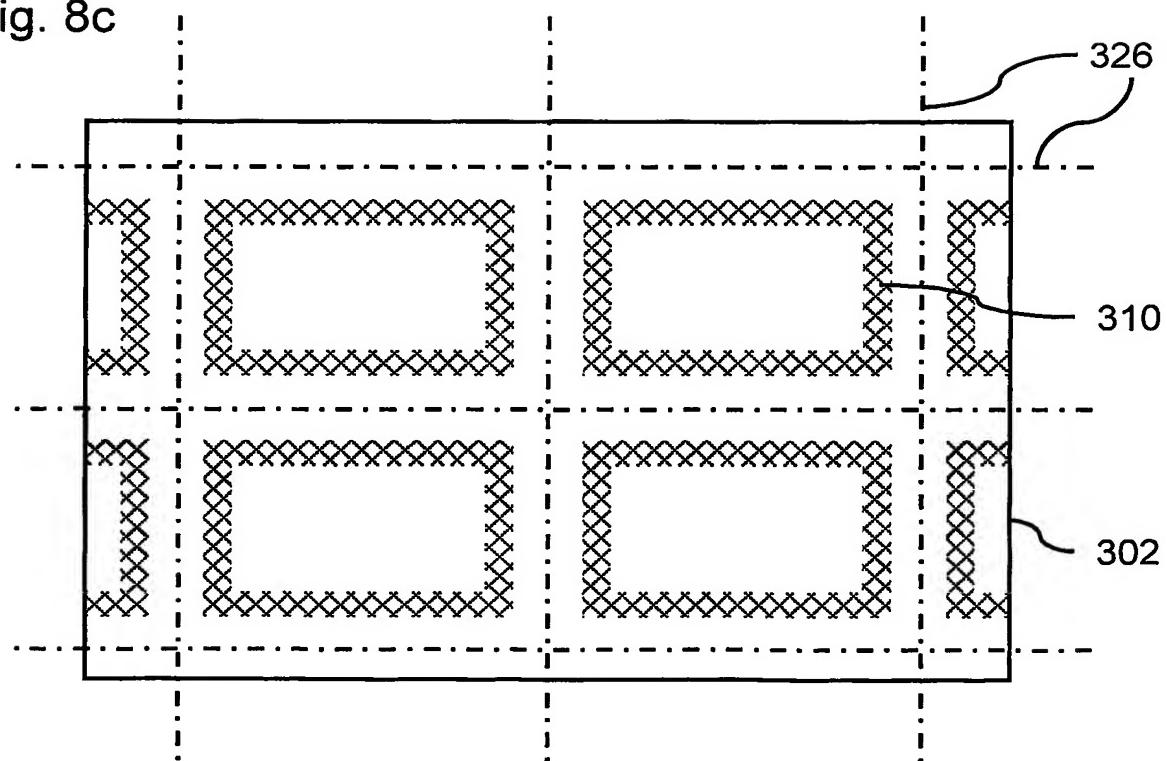


Fig. 9

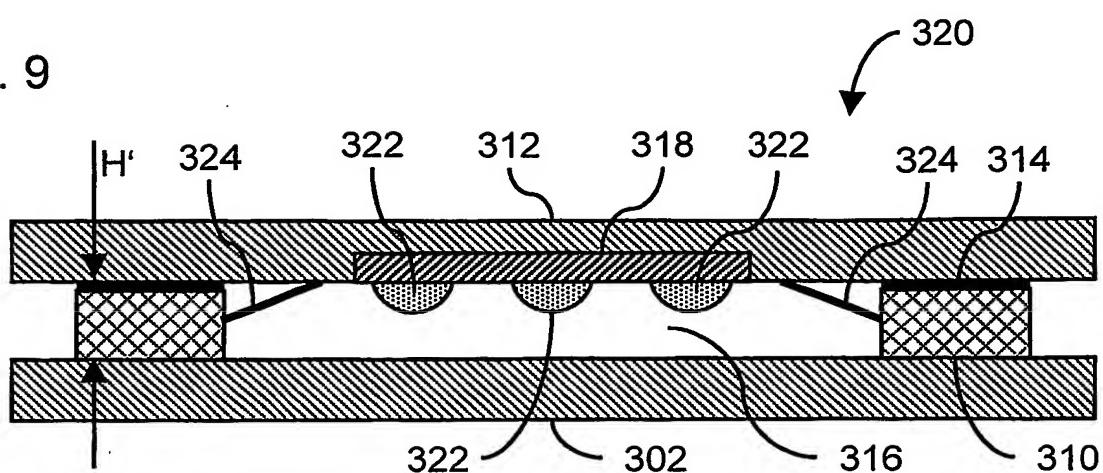


Fig. 10

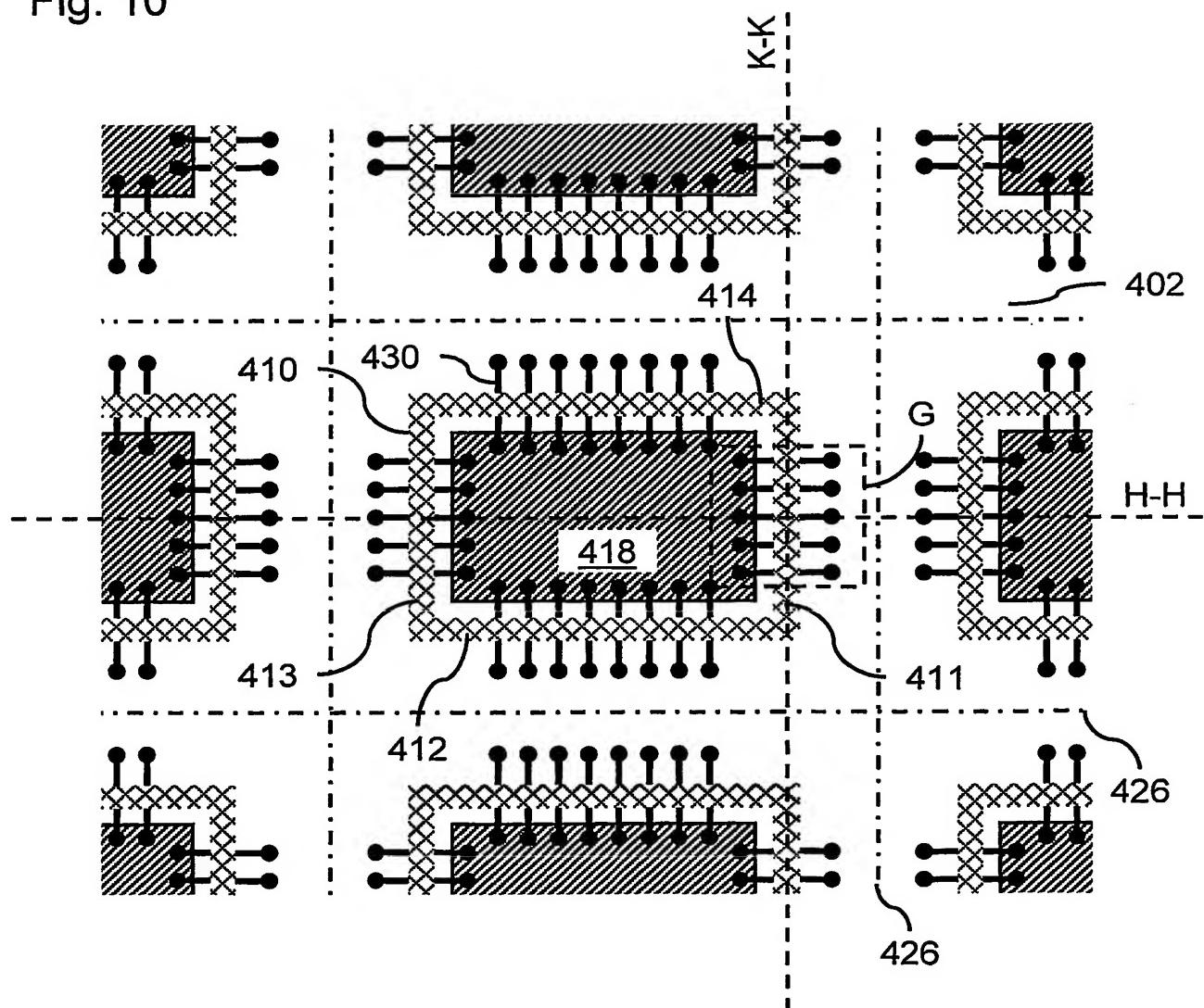


Fig. 11

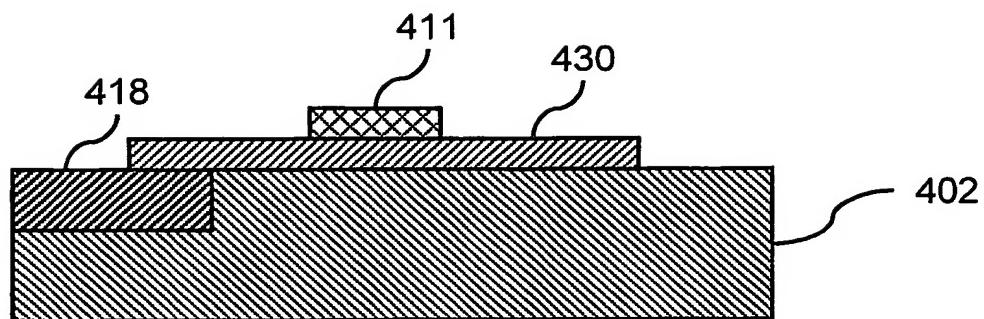


Fig. 12a

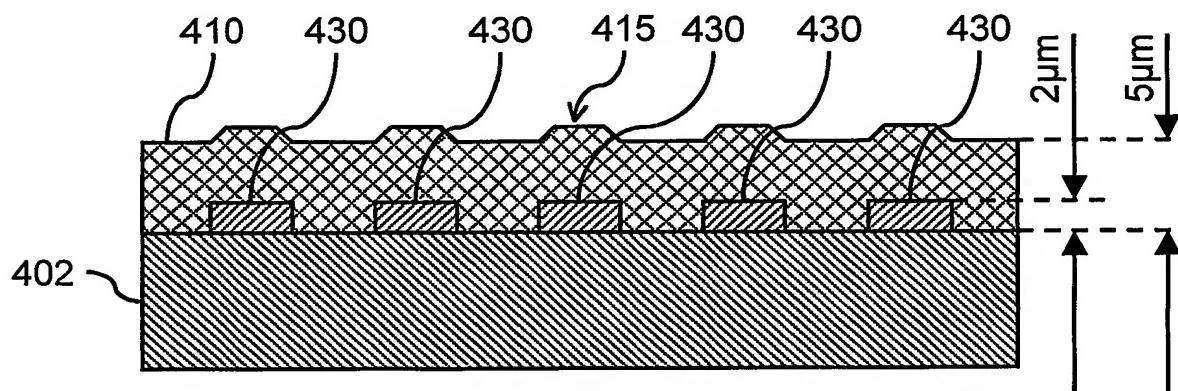


Fig. 12b

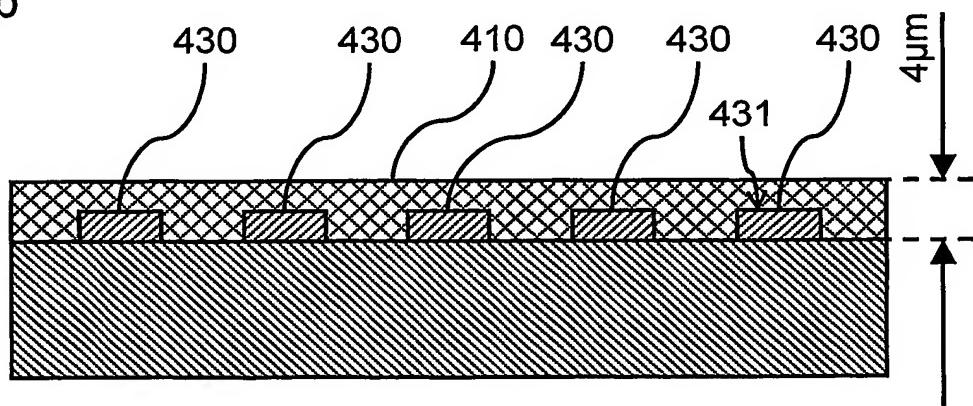


Fig. 13

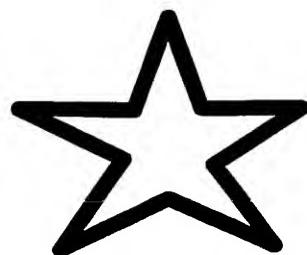
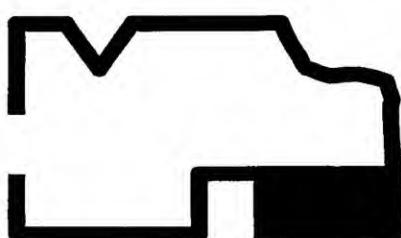
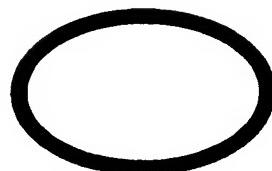
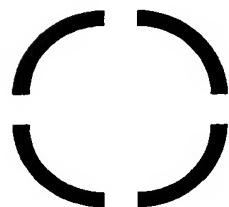
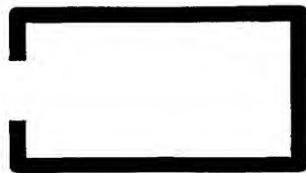
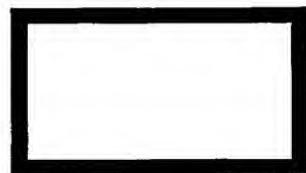


Fig. 14

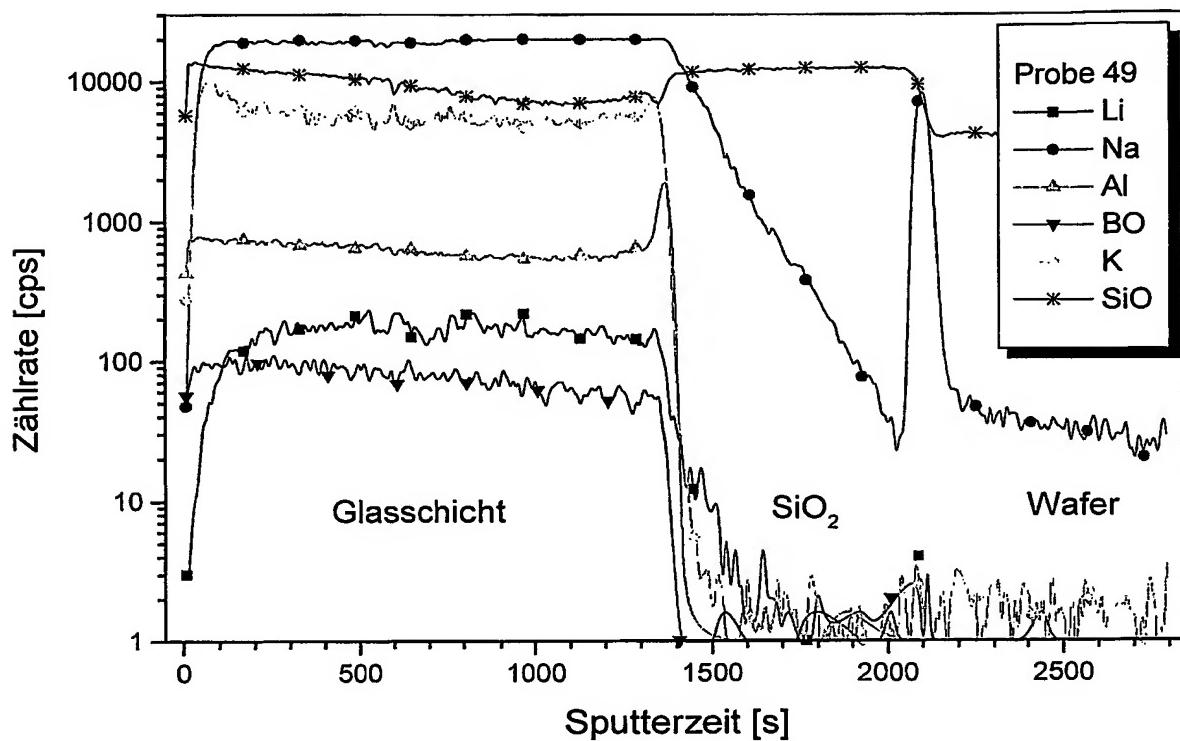


Fig. 15

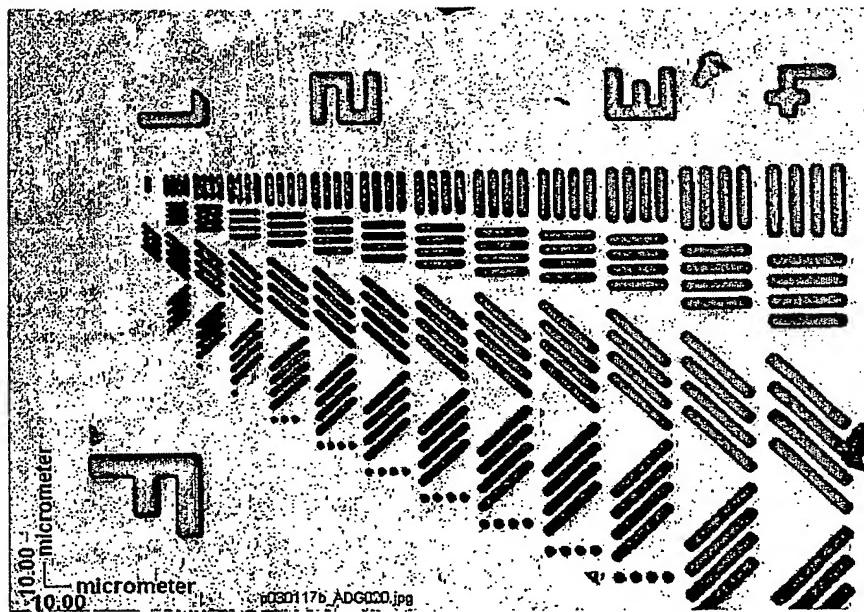


Fig. 16

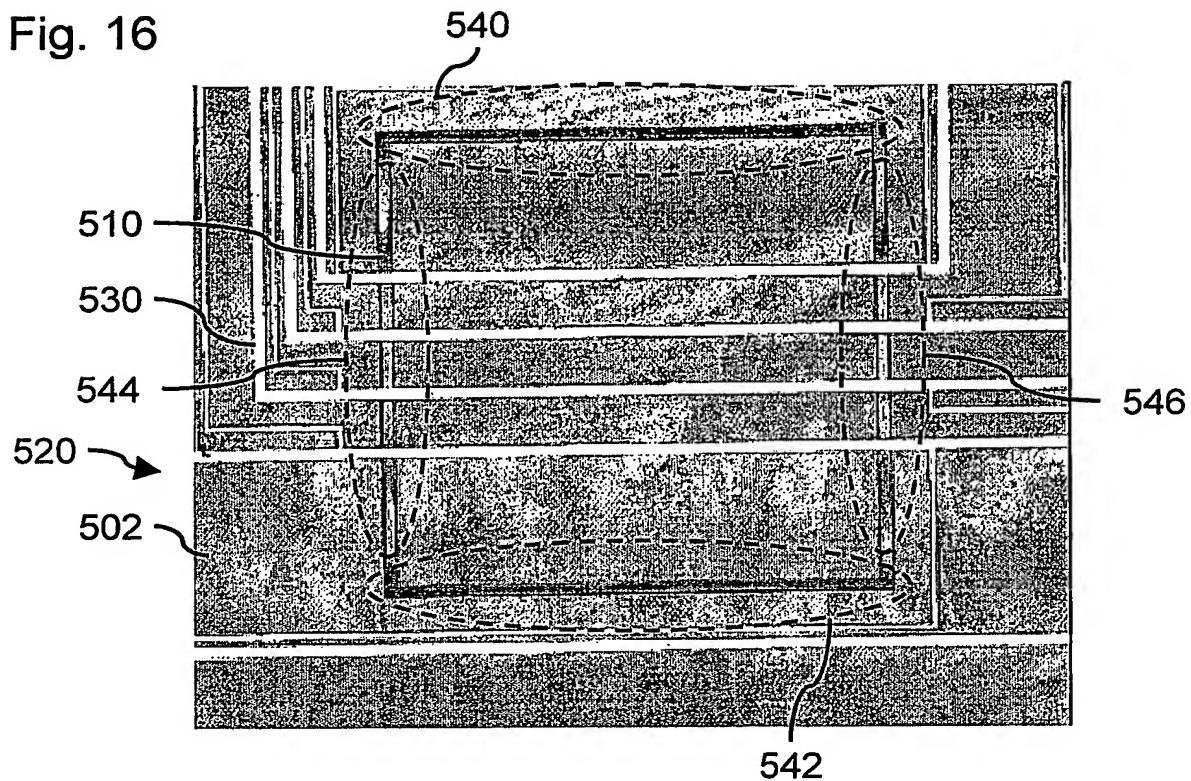


Fig. 17

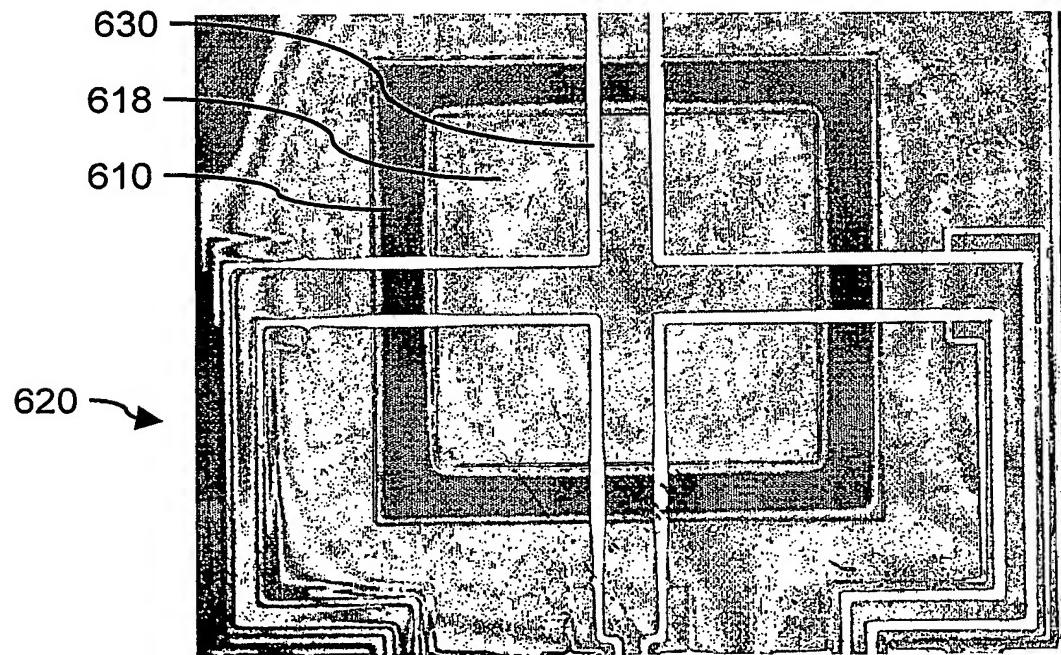
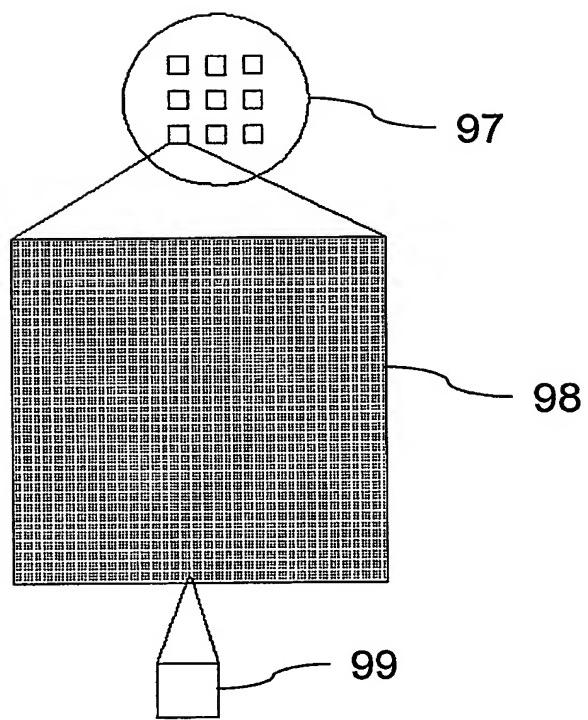


Fig. 18



(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro(43) Internationales Veröffentlichungsdatum
23. Oktober 2003 (23.10.2003)

PCT

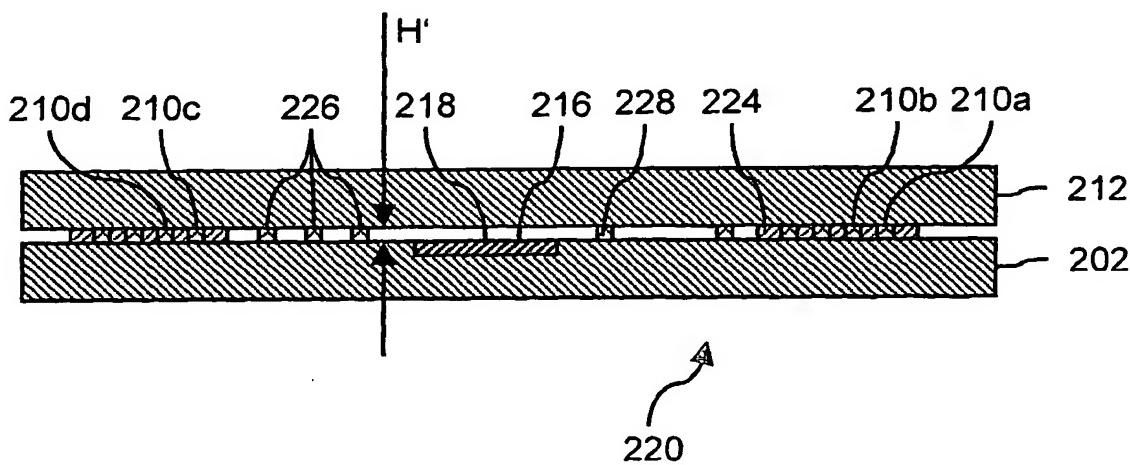
(10) Internationale Veröffentlichungsnummer
WO 2003/088347 A3

(51) Internationale Patentklassifikation ⁷ :	H01L 21/50, 23/10, B81B 7/00	102 22 958.9 102 22 964.3 102 22 609.1 102 52 787.3 103 01 559.0	23. Mai 2002 (23.05.2002) 23. Mai 2002 (23.05.2002) 23. Mai 2002 (23.05.2002) 13. November 2002 (13.11.2002) 16. Januar 2003 (16.01.2003)	DE DE DE DE DE
(21) Internationales Aktenzeichen:	PCT/EP2003/003907			
(22) Internationales Anmeldedatum:	15. April 2003 (15.04.2003)			
(25) Einreichungssprache:	Deutsch			
(26) Veröffentlichungssprache:	Deutsch			
(30) Angaben zur Priorität:	202 05 830.1 15. April 2002 (15.04.2002)	DE		

(71) Anmelder (*für alle Bestimmungsstaaten mit Ausnahme von AU, DE, GB, IE, IL, IN, JP, KE, KP, KR, NZ, UG, US, ZA*):
SCHOTT GLAS [DE/DE]; Hattenbergstrasse 10, 55122 Mainz (DE).(71) Anmelder (*nur für AU, BB, BF, BJ, BZ, CF, CG, CI, CM, GA, GB, GD, GE, GH, GM, GN, GQ, GW, IE, IL, IN, KE, KG, KP, KR, KZ, LC, LK, LR, LS, MG, ML, MN, MR, MW, MZ, NE, NZ, SD, SG, SL, SN, SZ, TD, TG, TT, TZ, UG, VN*,*[Fortsetzung auf der nächsten Seite]*

(54) Title: METHOD FOR CONNECTING SUBSTRATES AND COMPOSITE ELEMENT

(54) Bezeichnung: VERFAHREN ZUM VERBINDELN VON SUBSTRATEN UND VERBUNDELEMENT



(57) Abstract: The invention relates to a method for connecting substrates (202, 212) comprising electric, semiconductive, mechanical and/or optical components, in addition to a composite element. The method should be substantially material-independent with regard to the substrates to be connected and in addition be suitable for delicate substrates in particular, whilst at the same time exhibiting a high chemical and physical stability and/or creating a hermetic cavity. According to the invention, a raised frame (210a, 210b, 210c, 210d), in particular consisting of an anodically bondable glass, is deposited by vaporisation on one of the two substrates, in order to act as a connecting element.

WO 2003/088347 A3

(57) Zusammenfassung: Die Erfindung betrifft ein Verfahren zum Verbinden von Substraten (202, 212) mit elektrischen, halbleitenden, mechanischen und/oder optischen Bauelementen sowie ein Verbundelement. Das Verfahren soll hinsichtlich der zu verbindenden Substrate im Wesentlichen materialunabhängig und insbesondere auch für empfindliche Substrate geeignet sein, dabei eine hohe chemische und physikalische Stabilität aufweisen und/oder eine hermetische Kavität erzeugen. Erfindungsgemäß wird ein erhabener Rahmen, (210a, 210b, 210c, 210d) insbesondere aus anodisch bondbarem Glas auf eines der beiden Substrate aufgedampft, um als Verbindungselement zu dienen.



ZA, ZM, ZW): CARL-ZEISS-STIFTUNG TRADING AS
SCHOTT GLAS [DE/DE]; Hattenbergstrasse 10, 55122
Mainz (DE).

(71) **Anmelder** (*nur für BB, BF, BJ, BZ, CF, CG, CI, CM, GA, GD, GE, GH, GM, GN, GQ, GW, JP, KE, KG, KZ, LC, LK, LR, LS, MG, ML, MN, MR, MW, MZ, NE, SD, SL, SN, SZ, TD, TG, TT, TZ, UG, VN, ZM, ZW*): CARL-ZEISS-STIFTUNG [DE/DE]; 89518 Heidenheim an der Brenz (DE).

(72) **Erfinder; und**

(75) **Erfinder/Anmelder** (*nur für US*): MUND, Dietrich [DE/DE]; Buchenstrasse 9, 84101 Obersüßbach (DE). LEIB, Jürgen [DE/DE]; Philipp-Dirr-Strasse 44, 85354 Freising (DE).

(74) **Anwalt:** HERDEN, Andreas; Blumbach, Kramer & Partner GbR, Alexandrastrasse 5, 65187 Wiesbaden (DE).

(81) **Bestimmungsstaaten (national):** AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC,

LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NI, NO, NZ, OM, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) **Bestimmungsstaaten (regional):** ARIPO-Patent (GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches Patent (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches Patent (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), OAPI-Patent (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Veröffentlicht:

— mit internationalem Recherchenbericht

(88) **Veröffentlichungsdatum des internationalen Recherchenberichts:** 31. Dezember 2003

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

INTERNATIONAL SEARCH REPORT

International Application No
PCT/EP 03/03907

A. CLASSIFICATION OF SUBJECT MATTER
IPC 7 H01L21/50 H01L23/10 B81B7/00

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

IPC 7 H01L B81B

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

EPO-Internal

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category °	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	<p>EP 0 280 905 A (HITACHI LTD) 7 September 1988 (1988-09-07)</p> <p>column 4, line 47 - line 58 column 5, line 45 - line 49 column 7, line 7 - line 15</p> <p>---</p> <p style="text-align: center;">-/--</p>	<p>1-4, 7, 10-15, 17-22, 25, 26, 28-34, 36, 37, 39-41</p>

Further documents are listed in the continuation of box C.

Patent family members are listed in annex.

° Special categories of cited documents :

- *A* document defining the general state of the art which is not considered to be of particular relevance
- *E* earlier document but published on or after the International filing date
- *L* document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
- *O* document referring to an oral disclosure, use, exhibition or other means
- *P* document published prior to the International filing date but later than the priority date claimed

- *T* later document published after the International filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
- *X* document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
- *Y* document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.
- *&* document member of the same patent family

Date of the actual completion of the international search

19 August 2003

Date of mailing of the International search report

26/08/2003

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl.
Fax: (+31-70) 340-3016

Authorized officer

Ahlstedt, M

INTERNATIONAL SEARCH REPORT

International Application No

PCT/EP 03/03907

C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT

Category	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	US 5 895 233 A (STRATTON THOMAS G ET AL) 20 April 1999 (1999-04-20) column 2, line 50 - line 62 column 3, line 22 - line 32 column 4, line 53 - line 57 -----	1-5, 7, 9-15, 18-23, 25, 27-34, 37-39
X	WOO-BEOM CHOI ET AL: "Anodic bonding technique under low-temperature and low-voltage using evaporated glass", VACUUM MICROELECTRONICS CONFERENCE, 1996. IVMC'96., 9TH INTERNATIONAL ST. PETERSBURG, RUSSIA 7-12 JULY 1996, NEW YORK, NY, USA, IEEE, US, PAGE(S) 427-430 XP010232226 ISBN: 0-7803-3594-5 the whole document -----	1-3, 7, 10, 11, 19-21, 25, 28, 29, 37

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No

PCT/EP 03/03907

Patent document cited in search report	Publication date		Patent family member(s)	Publication date
EP 0280905	A 07-09-1988	JP	2102016 C	22-10-1996
		JP	8010170 B	31-01-1996
		JP	63217243 A	09-09-1988
		DE	3871550 D1	09-07-1992
		DE	3871550 T2	03-12-1992
		EP	0280905 A2	07-09-1988
		KR	9110061 B1	12-12-1991
		US	4802952 A	07-02-1989
<hr/>				
US 5895233	A 20-04-1999	CA	2179052 A1	22-06-1995
		DE	69409257 D1	30-04-1998
		DE	69409257 T2	10-09-1998
		EP	0734589 A1	02-10-1996
		JP	9506712 T	30-06-1997
		WO	9517014 A1	22-06-1995

INTERNATIONALER RECHERCHENBERICHT

Internationale Patentzeichen

PCT/EP 03/03907

A. KLASIFIZIERUNG DES ANMELDUNGSGEGENSTANDES
 IPK 7 H01L21/50 · H01L23/10 B81B7/00

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

B. RECHERCHIERTE GEBIETE

Recherchierte Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole)

IPK 7 H01L B81B

Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der Internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

EPO-Internal

C. ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
X	EP 0 280 905 A (HITACHI LTD) 7. September 1988 (1988-09-07) Spalte 4, Zeile 47 - Zeile 58 Spalte 5, Zeile 45 - Zeile 49 Spalte 7, Zeile 7 - Zeile 15 --- -/- -	1-4, 7, 10-15, 17-22, 25, 26, 28-34, 36, 37, 39-41

Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen

Siehe Anhang Patentfamilie

- * Besondere Kategorien von angegebenen Veröffentlichungen :
- *A* Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist
- *E* älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist
- *L* Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)
- *O* Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht
- *P* Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist

- *T* Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist
- *X* Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erforderlicher Tätigkeit beruhend betrachtet werden
- *Y* Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erforderlicher Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann nahelegend ist
- *&* Veröffentlichung, die Mitglied derselben Patentfamilie ist

Datum des Abschlusses der Internationalen Recherche	Absendedatum des Internationalen Recherchenberichts
19. August 2003	26/08/2003
Name und Postanschrift der Internationalen Recherchenbehörde Europäisches Patentamt, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016	Bevollmächtigter Bediensteter Ahlstedt, M

INTERNATIONALER FORSCHENBERICHT

Internationales Patentzeichen

PCT/EP 03/03907

C.(Fortsetzung) ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
X	US 5 895 233 A (STRATTON THOMAS G ET AL) 20. April 1999 (1999-04-20) Spalte 2, Zeile 50 - Zeile 62 Spalte 3, Zeile 22 - Zeile 32 Spalte 4, Zeile 53 - Zeile 57 -----	1-5, 7, 9-15, 18-23, 25, 27-34, 37-39
X	WOO-BEOM CHOI ET AL: "Anodic bonding technique under low-temperature and low-voltage using evaporated glass" , VACUUM MICROELECTRONICS CONFERENCE, 1996. IVMC'96., 9TH INTERNATIONAL ST. PETERSBURG, RUSSIA 7-12 JULY 1996, NEW YORK, NY, USA, IEEE, US, PAGE(S) 427-430 XP010232226 ISBN: 0-7803-3594-5 das ganze Dokument -----	1-3, 7, 10, 11, 19-21, 25, 28, 29, 37

INTERNATIONAL RECHERCHENBERICHT

Angaben zu Veröffentlichungen, die zur selben Patentfamilie gehören

Internationale Patentanzeichen

PCT/EP 03907

Im Recherchenbericht angeführtes Patendokument	Datum der Veröffentlichung		Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
EP 0280905	A 07-09-1988	JP	2102016 C	22-10-1996
		JP	8010170 B	31-01-1996
		JP	63217243 A	09-09-1988
		DE	3871550 D1	09-07-1992
		DE	3871550 T2	03-12-1992
		EP	0280905 A2	07-09-1988
		KR	9110061 B1	12-12-1991
		US	4802952 A	07-02-1989
<hr/>				
US 5895233	A 20-04-1999	CA	2179052 A1	22-06-1995
		DE	69409257 D1	30-04-1998
		DE	69409257 T2	10-09-1998
		EP	0734589 A1	02-10-1996
		JP	9506712 T	30-06-1997
		WO	9517014 A1	22-06-1995

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.